



## Informazioni generali sul Corso di Studi

<b>Università</b>	Università degli Studi di SALERNO
<b>Nome del corso in italiano</b>	Ingegneria elettronica ( <i>IdSua:1609830</i> )
<b>Nome del corso in inglese</b>	Electronic Engineering
<b>Classe</b>	L-8 R - Ingegneria dell'informazione
<b>Lingua in cui si tiene il corso</b>	italiano
<b>Eventuale indirizzo internet del corso di laurea</b>	<a href="http://corsi.unisa.it/ingegneria-elettronica">http://corsi.unisa.it/ingegneria-elettronica</a>
<b>Tasse</b>	<a href="http://web.unisa.it/didattica/segreteria/tasse-e-contributi">http://web.unisa.it/didattica/segreteria/tasse-e-contributi</a>
<b>Modalità di svolgimento</b>	a. Corso di studio convenzionale



## Referenti e Strutture

<b>Presidente (o Referente o Coordinatore) del CdS</b>	RUBINO Alfredo
<b>Organo Collegiale di gestione del corso di studio</b>	Consiglio Didattico di Ingegneria Elettronica
<b>Struttura didattica di riferimento</b>	Ingegneria Industriale (Dipartimento Legge 240)

### Docenti di Riferimento

N.	COGNOME	NOME	SETTORE	QUALIFICA	PESO	TIPO SSD
1.	CALDERARO	Vito		PA	1	
2.	DE SANTO	Massimo		PO	1	
3.	DI BENEDETTO	Luigi		PA	1	
4.	FERRARA	Flaminio		PA	1	

5.	GUERRIERO	Rocco	PA	1
6.	LIGUORI	Consolatina	PO	1
7.	LIGUORI	Rosalba	RD	1
8.	PIETROSANTO	Antonio	PO	1
9.	RUBINO	Alfredo	PO	1

#### Rappresentanti Studenti

Blancone Dario d.blancone1@studenti.unisa.it  
Citarella Salvatore s.citarella3@studenti.unisa.it  
Morrone Giuseppe g.morrone13@studenti.unisa.it

#### Gruppo di gestione AQ

Dario Blancone  
Vito Calderaro  
Marco Carratù  
Luigi Di Benedetto  
Flaminio Ferrara  
Vincenzo Galdi  
Domenico Gentiluomo  
Gian Domenico Licciardo  
Heiner Neitzert  
Alfredo Rubino

#### Tutor

Francesco CHIADINI  
Francesco D'AGOSTINO  
Flaminio FERRARA  
Gian Domenico LICCIARDO  
Heinrich Christoph NEITZERT  
Alfredo RUBINO  
Consolatina LIGUORI  
Antonio PIETROSANTO  
Francesco COLACE  
Massimo DE SANTO  
Rocco GUERRIERO  
Vincenzo TUCCI  
Paolo SOMMELLA  
Marco CARRATU'



Il Corso di Studio in breve

06/06/2025

Il corso di Laurea in Ingegneria Elettronica offerto dall'Università di Salerno fornisce una formazione di tipo scientifico nel campo dell'elettronica e di tutte le tecnologie dell'Ingegneria dell'Informazione, la quale permette di affrontare e risolvere problematiche fondamentali per l'innovazione di tutti i settori della produzione industriale e dei servizi.

In un futuro dove le informazioni avranno un'importanza crescente, le tecnologie Elettroniche sono indispensabili per progettare e realizzare dispositivi e sistemi destinati a produrle ad elaborarle ed a trasmetterle. Tali tecnologie sono e saranno alla base di tutti i sistemi che, facilitando l'interazione dell'uomo con il mondo che lo circonda, ne migliorano la

qualità della vita. E' sulla base di componenti elettronici quali antenne, sensori, memorie, processori, convertitori, attuatori, batterie, inverter, dispositivi fotovoltaici e ottici che si realizzano sistemi e servizi al servizio dell'uomo quali: smartphone, robot, strumenti elettromedicali, navigatori satellitari, sistemi di monitoraggio ambientale, veicoli, sistemi per la produzione di energia rinnovabile. Grazie a questo corso di studi verranno acquisite pertanto tutte le basi teoriche e pratiche indispensabili per poter intervenire nella progettazione di tali sistemi, per poterne curare l'uso e la manutenzione, per individuarne e riparare i guasti. Tale preparazione è pensata inoltre come una base indispensabile per tutti gli studi ingegneristici di livello magistrale della stessa classe e di classi affini. Per tale motivo la peculiare caratteristica del CORSO DI STUDIO IN INGEGNERIA ELETTRONICA DELL' UNIVERSITA' DI SALERNO è stata, da sempre, quella di privilegiare una formazione trasversale non limitata ai vari settori dell'Ingegneria dell'Informazione, quali Automatica, Campi, Elettronica, Informatica, Misure e Telecomunicazioni, ma estesa anche a settori dell'Ingegneria Industriale quali l'Elettrotecnica ed i Sistemi. Obiettivo è formare quindi dei professionisti che possano vantare competenze e conoscenze proprie di un System Integrator Junior da poter spendere nei settori dell'automazione industriale, della produzione di elettronica analogica e digitale, della generazione e gestione dell'energia, con capacità di intervenire in un amplissimo spettro di realtà industriali, nonché nel mondo dei servizi digitali.

Coerentemente con questa impostazione, il Corso di Studio di Ingegneria Elettronica si colloca nell'offerta formativa del Dipartimento di INGEGNERIA INDUSTRIALE, al quale afferiscono tutti i suoi docenti di riferimento.

La presenza di un significativo numero di laboratori, pesanti e leggeri, gestiti dai docenti del Corso di Studio e dotati di attrezzature spesso uniche a livello nazionale, non solo assicurano l'ambiente ideale per la crescita degli allievi tra attività di ricerca e didattica, ma fanno del Corso di Studio una realtà ben radicata nel territorio.

La validità del Corso di Studio di Ingegneria Elettronica di Salerno è testimoniata dalla certificazione EURopean ACcredited Engineering programmes (EUR-ACE è il sistema di accreditamento che definisce gli standard per qualificare i corsi di laurea in ingegneria di alta qualità in Europa e nel mondo).

#### SBOCCHI OCCUPAZIONALI

Il Laureato in Ingegneria Elettronica dell'Università degli Studi di Salerno è un professionista motivato ed entusiasta, che possiede la preparazione necessaria per intervenire con competenza in diversi campi applicativi dove è necessario lo sviluppo di sistemi elettronici.

I laureati saranno in possesso di conoscenze idonee a svolgere attività professionali junior in diversi ambiti applicativi, concorrendo alla progettazione, alla produzione, alla gestione ed organizzazione, all'assistenza delle strutture tecnico-commerciali, all'analisi del rischio, alla gestione della sicurezza in fase di prevenzione ed emergenza, sia nella libera professione, sia nelle imprese manifatturiere o di servizi e nelle amministrazioni pubbliche.

I principali sbocchi occupazionali previsti dai corsi di laurea della classe sono per l'area dell'ingegneria elettronica:

- imprese di progettazione e produzione di componenti, apparati e sistemi elettronici ed optoelettronici;
- industrie manifatturiere;
- settori delle amministrazioni pubbliche;
- imprese di servizi che applicano tecnologie ed infrastrutture elettroniche per il trattamento, la trasmissione e l'impiego di segnali in ambito civile, Industriale e dell'informazione.

#### PROGETTO FORMATIVO

Per favorire l'inserimento del Laureato in un contesto lavorativo internazionale, è necessaria la conoscenza della lingua inglese. Tale conoscenza è verificata in ingresso e se ritenuta non adeguata deve essere arricchita con corsi di lingua proposti dall'Ateneo con il conseguimento della relativa certificazione.

Il 1° anno comprende insegnamenti di base prevalentemente nell'ambito matematico, fisico, e informatico. Il percorso è completato dall'insegnamento di Elettrotecnica I.

Il 2° anno prevede il completamento della formazione in ambito matematico e insegnamenti di base per lo studio dei dispositivi e circuiti elettrici e elettronici.

Il 3° anno propone contenuti più orientati alle applicazioni: da un lato il studio di sistemi digitali e analogici, dall'altro lo

studio delle misure elettroniche, delle comunicazioni, dei campi elettromagnetici e delle macchine ed impianti elettrici.

Durante i tre anni vengono proposti esercitazioni e laboratori che consentono di usare le conoscenze e le competenze acquisite nell'analisi e nello studio di vari ambiti applicativi.

Il numero totale di CFU da conseguire è 180, suddiviso fra insegnamenti, tirocinio, corso di inglese, attività didattiche aggiuntive ed elaborato finale.

#### MODALITA' DI AMMISSIONE

Per immatricolarsi al Corso di Laurea in Ingegneria Elettronica occorre:

- a) essere in possesso di un diploma di scuola secondaria superiore o di altro titolo di studio conseguito all'estero e riconosciuto idoneo dall'Università;
- b) sostenere il Test di accesso predisposto dal Consorzio Interuniversitario Sistemi Integrati per l'Accesso (CISIA), denominato TOLC-I, oppure averlo sostenuto non prima dell'anno precedente a quello in cui si chiede l'immatricolazione.

Link: <https://corsi.unisa.it/ingegneria-elettronica> ( Sito web del corso di studi )



03/09/2019

Le conoscenze che si intendono trasferire all'allievo mirano a fornire una solida preparazione nell'ambito della Ingegneria Elettronica. Il percorso formativo ha una consistente parte iniziale dedicata alle discipline di base. Obiettivi di questa parte del percorso sono: i) favorire l'acquisizione da parte dello studente del rigore metodologico conferito dalla sufficiente padronanza degli strumenti matematici; ii) generare la consapevolezza della realtà rappresentata dai modelli, attraverso lo studio delle materie fisico-chimiche; iii) conferire la capacità di codificare algoritmi anche complessi attraverso linguaggi di programmazione. Nella parte successiva, la formazione prosegue con l'introduzione delle tecnologie elettroniche di base (analogica e digitale) e di tutte le discipline fondamentali nel campo dell'ingegneria dell'informazione. Tale preparazione, allo stesso tempo, è tale da consentire al laureato di intervenire in ambito lavorativo sui diversi aspetti che riguardano il funzionamento di sistemi elettronici ed elettrici dedicati alla generazione, manipolazione e trasmissione dei segnali per l'Informazione e alla produzione e trasmissione dell'energia.

#### Percorso formativo

Per il conseguimento degli obiettivi formativi l'impostazione didattica prevede un percorso i cui insegnamenti sono organizzati nelle seguenti AREE DI APPRENDIMENTO:

- 1) AREA "DISCIPLINE DI BASE": rivolte all'acquisizione degli strumenti, anche avanzati, della matematica, della fisica, dell'informatica.
- 2) AREA "INGEGNERIA ELETTRONICA": finalizzata all'acquisizione delle conoscenze dei dispositivi e dei circuiti elettronici, della conversione analogico digitale, delle tecniche e degli strumenti di misura analogici e numerici.
- 3) AREA "INGEGNERIA DELLE TELECOMUNICAZIONI": finalizzata all'acquisizione di competenze sulla propagazione libera e guidata delle onde elettromagnetiche nelle diverse bande di frequenza e all'analisi e sintesi di apparati e sistemi per la generazione e la trasmissione dell'informazione.
- 4) AREA INGEGNERIA DELLA SICUREZZA E PROTEZIONE DELL'INFORMAZIONE: con l'obiettivo di fornire competenze su: logiche e circuiti digitali, statistica applicata alle misure e alla elaborazione numerica dei segnali, uso di circuiti/schede per il controllo digitale e l'automazione di sistemi e processi.
- 5) AREA "DISCIPLINE ELETTRICHE": nell'ambito di quest'area lo studente acquisisce i metodi per l'analisi di circuiti elettrici, i fondamenti degli impianti e delle macchine elettriche ed i riferimenti normativi in materia di sicurezza.

La gran parte degli insegnamenti del secondo e terzo anno prevedono un significativo numero di ore per attività di laboratorio. E' prevista inoltre la possibilità di un tirocinio interno o aziendale che è considerato uno strumento valido per avvicinare lo studente alla realtà aziendale, insegnargli ad utilizzare nella pratica competenze maturate nelle varie aree di apprendimento e partecipare attivamente ad un lavoro di squadra.

Al termine del corso è prevista una prova finale consistente nella presentazione, con opportuni supporti multimediali, ad una commissione di laurea di una monografia scritta, sviluppata sotto la supervisione di un docente relatore, riguardante un argomento che può anche essere correlato al tirocinio.

**Conoscenza e capacità di comprensione**

Il laureato in Ingegneria Elettronica dell'Università di Salerno possiede conoscenze approfondite degli aspetti fondamentali della matematica e della fisica: algebra lineare, geometria analitica, studio di funzioni, integrali, equazioni differenziali, analisi complessa, trasformate, meccanica, termodinamica, elettrostatica ed elettromagnetismo. La conoscenza è in termini di definizioni, teoremi e leggi fondamentali, oltre che metodi di soluzione di problemi e calcoli anche complessi. A queste si affianca la conoscenza di tecniche e linguaggi di programmazione, nonché dell'architettura del calcolatore e dei fondamenti delle reti di calcolatori.

Il corso di studi, a partire dal secondo anno, presenta un'offerta formativa articolata e multisetoriale che consente ai laureati di acquisire conoscenze e competenze di base sia nei settori caratterizzanti l'Ingegneria Elettronica (Elettronica, Misure e Campi Elettromagnetici) e l'Ingegneria dell'Informazione (Informatica, Automatica e Telecomunicazioni), sia in alcuni settori dell'Ingegneria Industriale quali l'Elettrotecnica ed i Sistemi Elettrici.

In particolare, il laureato acquisisce:

- gli strumenti fondamentali per lo studio dei circuiti elettrici ed elettronici;
- metodi per l'analisi di sistemi dinamici a tempo continuo e a tempo discreto e metodi di progetto per controllori di sistemi dinamici;
- strumenti e metodi di base per descrivere ed analizzare fenomeni non deterministici;
- conoscenze delle principali tecniche di analisi, elaborazione e trasmissione dei segnali;
- conoscenza dei modelli elettrici dei dispositivi a stato solido e gli strumenti metodologici necessari per l'analisi di circuiti;
- gli strumenti necessari per l'analisi ed il dimensionamento dei circuiti elettronici analogici di media complessità;
- conoscenze di base dell'Elettronica digitale;
- conoscenze sul dimensionamento e l'utilizzazione delle macchine e degli azionamenti elettrici;
- conoscenze sul dimensionamento e il controllo delle topologie di base di convertitori elettronici;
- conoscenze di base sulla sicurezza elettrica e sulle protezioni degli impianti elettrici;
- conoscenze relative alle misure elettroniche e all'uso di strumentazione di larga diffusione;
- metodi per la qualificazione delle misure;
- conoscenza degli aspetti teorici della propagazione libera e guidata di un campo elettromagnetico, degli elementi di base della radiazione e della ricezione del segnale elettromagnetico e dei componenti e circuiti operanti nella banda delle microonde.

In tal modo lo studente matura un bagaglio di conoscenze che gli consente sia di proseguire senza alcuna lacuna gli studi in tutte le lauree magistrali della Ingegneria dell'Informazione, sia di trovare impiego in un ampio spettro di ambiti occupazionali e professionali.

Gli strumenti didattici impiegati sono: lezioni frontali, esercitazioni numeriche ed esercitazioni sperimentali, tipicamente di gruppo, studio individuale ed assistito.

L'utilizzo di test di natura tecnica e specializzata fornisce capacità di comprensione di metodi e terminologie propri dell'Ingegneria Elettronica. La prova finale rappresenta un momento di sintesi delle conoscenze acquisite e di verifica delle capacità di comprensione in riferimento anche ad argomenti non affrontati negli insegnamenti curriculari.

**Capacità di applicare conoscenza e comprensione**

Il laureato in Ingegneria Elettronica è in grado di applicare le proprie conoscenze sia agli studi di laurea magistrale, sia ad attività lavorative e professionali.

In particolare il laureato sa:

- effettuare, con rigore e padronanza delle conoscenze, l'analisi e la sintesi di sistemi di una certa complessità in un ampio spettro di applicazioni fisico-matematiche;
- sviluppare algoritmi e codificarli in linguaggi di programmazione di basso livello e ad oggetti;
- utilizzare tecniche e strumenti hardware e software per la realizzazione di schede e circuiti elettronici analogici e digitali a componenti discreti o VLSI;
- progettare soluzioni hw e sw per l'elaborazione e la trasmissione di informazioni;
- trattare analiticamente i risultati di misura al fine di qualificarli in termini di incertezza;
- definire procedure di misura, configurare e gestire strumentazione di misura di analogica e digitale;
- determinare le caratteristiche metrologiche di strumenti di misura e trasduttori;
- analizzare l'elettronica che sovrintende il funzionamento di sistemi ed apparati per l'automazione ed intervenire su di essi per migliorarne l'efficienza;
- dimensionare e progettare le topologie base di convertitori elettronici;
- selezionare la migliore combinazione motore-convertitore nelle applicazioni basate su azionamenti elettrici;
- dimensionare un sistema di protezione per apparati utilizzatori dell'energia elettrica;
- fornire servizi ad alto contenuto tecnologico, quali assistenza e supporto per gli utenti di sistemi elettrici ed elettronici e monitorare la qualità dei servizi offerti.
- progettare e testare sistemi elettronici di media complessità mediante l'utilizzo di logiche programmabili;
- progettare un semplice collegamento radio e reti e circuiti a microonde di modesta complessità.

Gli strumenti didattici impiegati sono lezioni frontali, esercitazioni numeriche ed esercitazioni in laboratorio, studio individuale ed assistito.

Infine il tirocinio consente di veder applicate le competenze e le conoscenze acquisite durante gli insegnamenti curriculari.

(Corrisponde all'obiettivo di apprendimento EUR-ACE: Conoscenza e comprensione)

Il laureato avrà conoscenza degli aspetti metodologico-operativi delle discipline matematiche (analisi matematica, algebra e geometria) dell'informatica e della fisica alla base dell'Ingegneria dell'Informazione.

Il laureato disporrà di conoscenze e capacità di comprensione:

- degli aspetti metodologico-operativi della matematica di base, con particolare riferimento alle funzioni ad una e più variabili delle quali conoscerà i concetti ed i principali teoremi sulle proprietà, sulla derivazione, sull'integrazione, sullo sviluppo in serie. Conoscerà inoltre i concetti di base delle successioni, della geometria, delle equazioni differenziali, delle trasformate di Fourier e Laplace e della teoria delle funzioni analitiche di variabili complesse;
- degli aspetti metodologico-operativi della fisica, con particolare riferimento alla meccanica all'elettromagnetismo di base;
- degli aspetti metodologico-operativi dei fondamenti dell'informatica, con particolare riferimento agli elementi di programmazione in linguaggio C e assembly e dei calcolatori elettronici
- della gestione di processi nei principali sistemi operativi quali Windows e Linux

### **Capacità di applicare conoscenza e comprensione**

(Corrisponde agli obiettivi EUR-ACE Analisi Ingegneristica e Progettazione Ingegneristica)

Il laureato sarà in grado di applicare le conoscenze acquisite nelle DISCIPLINE DI BASE in un ampio spettro di ambiti applicativi in modo da sfruttarle nelle funzioni lavorative in maniera professionale.

Ad esempio:

Sarà capace di identificare, formulare e risolvere problemi tipici dell'ingegneria elettronica usando metodi matematici consolidati, interpretare i problemi con una buona consapevolezza della realtà fisica e individuare gli strumenti fisico-matematici più appropriati per analizzare prodotti e processi.

Utilizzare questi strumenti matematici per la formalizzazione, la modellizzazione e l'analisi di problemi tipici della fisica classica .

Impiegare metodologie e strumenti per lo sviluppo di algoritmi e programmi per la soluzione di problemi moderatamente complessi e progettare una macchina a stati finiti.

Valutare le prestazioni di un calcolatore elettronico attraverso l'identificazione dei suoi principali parametri

**Le conoscenze e capacità sono conseguite e verificate nelle seguenti attività formative:**

[Visualizza Insegnamenti](#)

[Chiudi Insegnamenti](#)

CALCOLATORI ELETTRONICI [url](#)

CHIMICA [url](#)

CHIMICA [url](#)

FISICA I [url](#)

FISICA II [url](#)

FONDAMENTI DI ANALISI DEI SEGNALE [url](#)

FONDAMENTI DI INFORMATICA [url](#)

MATEMATICA I [url](#)

MATEMATICA II [url](#)

MATEMATICA III [url](#)

## **DISCIPLINE ELETTRICHE**

### **Conoscenza e comprensione**

(Corrisponde all'obiettivo di apprendimento EUR-ACE: Conoscenza e comprensione)

Il laureato conoscerà gli aspetti fondamentali dell'Elettrotecnica e dei Sistemi Elettrici che gli permettono di analizzare il funzionamento di reti di media complessità. Sarà in grado di estendere tali conoscenze allo studio delle reti a parametri distribuiti e delle reti attive oggetto di altri insegnamenti.

In particolare disporrà di conoscenze e capacità di comprensione:

- per analizzare circuiti elettrici lineari (monofase e trifase) tempo invarianti nel dominio del tempo e della frequenza, e per studiare circuiti magnetici.
- del funzionamento dei circuiti magnetici, delle macchine elettriche e del loro controllo,
- dell'architettura di un sistema domotico;
- delle norme che disciplinano la sicurezza;
- dei sistemi di conversione statica dell'energia;
- dell'analisi dei consumi energetici in ambito civile e industriale.

### **Capacità di applicare conoscenza e comprensione**

(Corrisponde agli obiettivi EUR-ACE Analisi Ingegneristica e Progettazione Ingegneristica)

Le capacità fornite in quest'area serviranno a fornire gli strumenti necessari per:

- lo studio e la modellazione di un sistema elettrico di media complessità, nel dominio del tempo e della frequenza, sia in condizioni stazionarie che dinamiche;
- progettare un impianto elettrico in bassa tensione per ambiente civile anche mediante l'utilizzo di programmi applicativi dedicati, utilizzando i riferimenti normativi che regolano il suo funzionamento e la sua sicurezza;
- dimensionare una macchina elettrica considerando la sua integrazione con l'elettronica di potenza.

Le conoscenze teorico-pratiche che acquisirà in quest'area sono fondamentali per le conoscenze di tipo elettrico che l'ingegnere elettronico dovrà possedere sia in ambito lavorativo che per una eventuale prosecuzione degli studi nella Laurea Magistrale.

**Le conoscenze e capacità sono conseguite e verificate nelle seguenti attività formative:**

[Visualizza Insegnamenti](#)

[Chiudi Insegnamenti](#)

CIRCUITI, MACCHINE E IMPIANTI ELETTRICI (*modulo di CIRCUITI, MACCHINE E IMPIANTI ELETTRICI*) [url](#)

CIRCUITI, MACCHINE E IMPIANTI ELETTRICI (*modulo di CIRCUITI, MACCHINE E IMPIANTI ELETTRICI*) [url](#)

ELETTROTECNICA [url](#)

ENERGY ECONOMICS AND INTELLIGENT ENERGY SYSTEMS [url](#)

## **ELETTRONICA, MISURE E CONTROLLI**

### **Conoscenza e comprensione**

(Corrisponde all'obiettivo di apprendimento EUR-ACE: Conoscenza e comprensione)

Gli insegnamenti che ricadono in quest'area afferiscono ai settori scientifico-disciplinare ING-INF/01, ING-INF/04 e ING-INF/07. Il totale dei crediti riservati sono sufficienti per impartire all'allievo le conoscenze teoriche e pratiche per un impiego consapevole dei dispositivi e circuiti per effettuare elaborazioni di segnali, sia logici che analogici.

Il laureato avrà conoscenze:

- sulla fisica che governa il funzionamento elettrico dei principali dispositivi elettronici;
- sulle principali famiglie logiche basate su MOSFET come su BJT e principi di implementazione su silicio;
- sull'impiego di sistemi FPGA, sui sistemi embedded,
- sulle tecniche per il controllo digitale;
- sul funzionamento di un sistema di misura generico,

- sui metodi di valutazione dell'incertezza di misura;
- sulle tecniche per la conversione analogico-digitale;
- sull'analisi dei sistemi dinamici lineari a tempo continuo e a tempo discreto nel dominio del tempo e della frequenza,

### Capacità di applicare conoscenza e comprensione

(Corrisponde agli obiettivi EUR-ACE Analisi Ingegneristica e Progettazione Ingegneristica)

Con le conoscenze acquisite in quest'area, il laureato sarà in grado di analizzare applicazioni, processi e metodi tipici dell'ingegneria elettronica. Egli saprà valutare analiticamente e con l'ausilio di strumenti informatici la risposta di questi circuiti nel dominio del tempo e della frequenza con metodi appropriati, anche tenendo conto di effetti parassiti; sarà in grado implementare opportune tecniche e circuiti per il campionamento dei segnali in ingresso e in uscita, stimare gli effetti dell'incertezza di misura nelle applicazioni per una corretta valutazione delle prestazioni.

Egli potrà definire il layout di circuiti digitali di bassa e media complessità, utilizzando strumenti informatici di analisi e sintesi per la generazione di sistemi digitali.

Tutti gli insegnamenti di questa area prevedono applicazioni pratiche e realistiche in laboratorio, oltre che esercizi di analisi numeriche, per sviluppare e consolidare queste capacità

### Le conoscenze e capacità sono conseguite e verificate nelle seguenti attività formative:

[Visualizza Insegnamenti](#)

[Chiudi Insegnamenti](#)

ELETTRONICA ANALOGICA [url](#)

ELETTRONICA DIGITALE [url](#)

FONDAMENTI DI AUTOMATICA [url](#)

FONDAMENTI DI ELETTRONICA [url](#)

LABORATORIO DI ELETTRONICA [url](#)

MISURE ELETTRONICHE [url](#)

MISURE PER L'AUTOMAZIONE [url](#)

## Telecomunicazioni

### Conoscenza e comprensione

Corrisponde all'obiettivo di apprendimento EUR-ACE: Conoscenza e comprensione)

Lo studente avrà conoscenze:

- degli aspetti metodologico-operativi della statistica applicata e sugli spazi di probabilità e variabili aleatorie;
- tecniche di analisi di segnali e sistemi nel dominio del tempo e della frequenza, della loro caratterizzazione;
- sulle tecniche di Campionamento e quantizzazione dei segnali analogici;
- sulla modulazione analogica e digitale
- sulle proprietà generali dei campi elettromagnetici, sulle modalità di propagazione delle onde elettromagnetiche,
- sulla trasmissione dell'informazione, .

### Capacità di applicare conoscenza e comprensione

(Corrisponde agli obiettivi EUR-ACE Analisi Ingegneristica e Progettazione Ingegneristica)

Il laureato avrà capacità di comprensione, di carattere scientifico-metodologico, in particolare sarà in grado di:

- risolvere problemi di probabilità discreta e continua;
- progettare e analizzare semplici sistemi di trasmissione dell'informazione, sia analogica che digitale;
- analizzare le caratteristiche di un collegamento radio e applicare metodologie per la misura dei campi elettromagnetici;

- analizzare la propagazione elettromagnetica libera e guidata e di discriminare i meccanismi propagativi del campo elettromagnetico,
- analizzare un circuito a microonde e progettare e implementare semplici misure nel campo delle microonde.

**Le conoscenze e capacità sono conseguite e verificate nelle seguenti attività formative:**

[Visualizza Insegnamenti](#)

[Chiudi Insegnamenti](#)

CAMPI ELETTROMAGNETICI I [url](#)

CAMPI ELETTROMAGNETICI II [url](#)

COMUNICAZIONI ELETTRONICHE [url](#)

FIBRE OTTICHE [url](#)

MICROONDE [url](#)




QUADRO A4.c

Autonomia di giudizio  
Abilità comunicative  
Capacità di apprendimento

<p><b>Autonomia di giudizio</b></p>	<p>Autonomia di giudizio e Pratica Ingegneristica</p> <p>L'acquisizione di un'autonomia di giudizio è frutto dell'impostazione didattica dell'intero corso di studio, in cui la formazione teorica è accompagnata da esempi, applicazioni, esercitazioni pratiche e/o teoriche, singole e di gruppo, che abitano lo studente a prendere decisioni nella soluzione di problemi ed a prevedere e giudicare l'effetto delle proprie scelte. L'acquisizione di questa capacità è garantita dall'elevato numero di ore riservate in tutti i corsi alle esercitazioni numeriche in aula ed alle attività pratiche di laboratorio orientate allo sviluppo di questa capacità. In particolare nei corsi dei SSD di Elettronica, Misure, Campi Elettromagnetici e Sistemi Elettrici lo studente acquisisce capacità di operare in laboratorio, condurre esperimenti, costruire ed elaborare basi di dati, consultare specifiche tecniche dei dispositivi ("data sheet") e manuali di strumentazione, comparare e comprendere l'impiego di tecniche e metodi diversi per la caratterizzazione e la misura di apparati, imparando a valutare quello più appropriato tra questi.</p> <p>L'abitudine dello studente a coniugare la teoria con la pratica ingegneristica si rafforza ulteriormente durante il tirocinio (interno o aziendale) che offre anche l'opportunità di interagire e comunicare con uno staff tecnico, effettuare scelte di progetto, osservare norme e discipline comportamentali. Infine, la stesura dell'elaborato di laurea comporta allo studente la necessità di approfondire testi avanzati e specialistici, e consultare fonti bibliografiche.</p>	
<p><b>Abilità comunicative</b></p>	<p>Abilità comunicative - Capacità trasversali</p>	

	<p>L'ingegnere elettronico è capace di risolvere problemi tecnologici di media complessità in tutti gli ambiti industriali e dei servizi. Il laureato all'Università di Salerno è capace di relazionarsi su aspetti concernenti la propria attività con esperti anche di diversa estrazione.</p> <p>Tutti gli insegnamenti curriculari consentono di arricchire le abilità comunicative, aumentando il dizionario tecnico in quanto prevedono una verifica orale.</p> <p>L'attività di tirocinio porta lo studente a comunicare con tecnici ed esperti, il che affina la proprietà di linguaggio e la padronanza della terminologia. La prova finale consente di verificare la capacità di relazionare sulla propria attività. Tutte le prove costituiscono momenti di verifica di questa capacità, il cui esito concorre alla formazione del voto finale.</p> <p>L'insegnamento obbligatorio della lingua inglese consente lo studente di conseguire la capacità di comunicare anche in inglese su problematiche di carattere tecnico e comprendere testi in lingua inglese di media difficoltà (livello B1 CEFR).</p>	
<p><b>Capacità di apprendimento</b></p>	<p>L'impostazione rigorosa e tipicamente metodologica della laurea fornisce allo studente gli strumenti e le capacità di apprendimento necessarie a proseguire gli studi con successo nelle lauree magistrali relative all'Ingegneria dell'Informazione. La presenza di corsi che prevedono, tra gli obiettivi formativi, la capacità dello studente di consultare testi, "data sheet" e manuali di dispositivi, strumentazione e sistemi, alimenta ulteriormente la predisposizione a comprendere e memorizzare il contenuto di testi di natura tecnica e specialistica riguardanti i diversi aspetti del suo settore di studio. Gli esami corrispondenti consentono di verificare l'acquisizione di queste capacità.</p> <p>Infine l'insieme di queste esperienze contribuisce a creare la consapevolezza della necessità di un aggiornamento continuo e autonomo delle proprie conoscenze</p>	

	<b>QUADRO A1.a</b>	<b>Consultazione con le organizzazioni rappresentative - a livello nazionale e internazionale - della produzione di beni e servizi, delle professioni (Istituzione del corso)</b>
---	--------------------	---

03/09/2019

L'Area Didattica di Ingegneria dell'Informazione ha organizzato numerosi incontri con il Comitato di Indirizzo e le Rappresentanze del Mondo del lavoro tra cui si annoverano Enti ed Aziende di rilevanza nazionale ed internazionale (Accenture Technology Solution, Alcatel, Ansaldo Breda, Carlo Gavazzi Space, Comune di Avellino e Mercogliano, Confcommercio di Avellino, Confindustria di Avellino e Salerno, Criai, Elasis, Enea, Enel Distribuzione, Engineering, Ericsson, Eunics, Fibre Ottiche Sud, IBM, Italdada, Itsystem Management, IVPC, Micron Technology Italia, Microsoft, National Semiconductor Corporation, Provincia Di Salerno, Regione Campania, Selfin, Siemens, SNIE, ST Microelectronics, Telecom, Tim, Unione Industriali di Avellino e Salerno). I principali punti di apprezzamento emersi durante gli incontri sul tema della trasformazione degli ordinamenti didattici ai sensi del D.M. 270 (18/6/2007, 23/10/2007, 25/10/2007) sono i seguenti:

- buon bilanciamento nel progetto formativo tra gli aspetti più meramente metodologici con quelli di carattere professionalizzante;
- solidità del progetto formativo, con particolare riferimento alle discipline di base sia generali (matematica, fisica) che specifiche del settore dell'informazione (elettronica, informatica, teoria dei segnali);

- coerenza degli obiettivi formativi con le esigenze del mondo del lavoro a livello locale e nazionale;
- aumento, rispetto all'organizzazione D.M. 509, del numero di crediti attribuiti alle attività di tirocinio.



## QUADRO A1.b

### Consultazione con le organizzazioni rappresentative - a livello nazionale e internazionale - della produzione di beni e servizi, delle professioni (Consultazioni successive)

10/06/2025

Il Consiglio Didattico di Ingegneria Elettronica (Co.D.Ele), afferente al Dipartimento di Ingegneria Industriale (DIIN), ha la responsabilità della gestione del CdS dal 2013, anno in cui viene istituito il primo Comitato d'Indirizzo con lo scopo di raccogliere i pareri delle Aziende tradizionalmente interessate ai laureati in Ingegneria Elettronica dell'Università di Salerno sulle aree di apprendimento. Gli obiettivi formativi pertanto sono frutto di una impostazione che parte dalla declaratoria delle lauree della classe L8 ma si declina secondo le esigenze delle parti interessate costituite dalle aziende del Comitato d'Indirizzo e dai docenti della Laurea Magistrale in Ingegneria Elettronica della stessa Università, alla quale si iscriveva e si iscrive tutt'oggi la gran parte dei laureati di primo livello. L'impostazione prevede una laurea in Ingegneria Elettronica improntata alla massima multidisciplinarietà ed ad una generalità che garantisca il prosieguo degli studi in un qualsiasi CdS Magistrale Italiano e straniero. In questi anni il Comitato d'Indirizzo è stato consultato attraverso la sottomissione delle bozze aggiornate del Regolamento del Corso di laurea e di questionari mirati a recepire opinioni e riscontri sulla preparazione dei laureati assunti e suggerimenti sui programmi dei corsi e sulla didattica programmata. Il Comitato d'Indirizzo è stato rinnovato nel 2017, tenendo conto del mutato panorama industriale e delle dinamiche del mercato del lavoro.

Il 6 Febbraio 2018 si è tenuto un incontro in sede del Comitato di indirizzo, durante l'incontro il Presidente ha descritto: il profilo professionale dei laureati, gli obiettivi formativi e il percorso didattico relativi al nuovo ordinamento. Le parti interessate hanno commentato in maniera più che positiva le scelte effettuate e hanno segnalato delle integrazioni alle competenze previste in uscita. Tali suggerimenti sono stati recepiti nella definizione dei programmi degli insegnamenti.

L'ultimo incontro con le parti interessate e il Comitato di Indirizzo è avvenuto il giorno 14 ottobre 2024.

Le richieste sono state soprattutto concenstrate sull'attualizzazione dei contenuti di alcuni insegnamenti. La componente docente ha illustrato alcuni casi in cui le richieste erano già soddisfatte e nel contempo ha preso l'impegno ad adeguare i contenuti degli insegnamenti.

Link: <https://corsi.unisa.it/ingegneria-elettronica/consultazioni-parti-interessate> ( Sintesi Consultazione Parti Interessate )

Pdf inserito: [visualizza](#)

Descrizione Pdf: Questionario Parti Interessate



## QUADRO A2.a

### Profilo professionale e sbocchi occupazionali e professionali previsti per i laureati

### **funzione in un contesto di lavoro:**

Il laureato in Ingegneria Elettronica acquisisce un'ampia base di conoscenze scientifiche, tecnologiche ed ingegneristiche di base, su cui si va ad innestare l'approfondimento della preparazione nelle discipline tipiche dell'Ingegneria Elettronica. Le competenze maturate nel corso di laurea gli consentono, sia la prosecuzione degli studi nei corsi di Laurea Magistrale delle classi di Ingegneria dell'Informazione, sia l'immissione nel mondo del lavoro con conoscenze metodologico-operative applicabili a tutti gli ambiti di utilizzo dei sistemi elettronici.

In virtù della natura interdisciplinare della sua formazione, garantita da una equilibrata distribuzione dei crediti tra tutti i settori caratterizzanti e da un peso non trascurabile dei settori affini, l'ingegnere elettronico laureatosi a Salerno è in grado di svolgere agevolmente le proprie mansioni anche e soprattutto in contesti che lo portino ad interagire con specialisti di altre discipline: ingegneri del settore Informazione ed Industriale, nonché fisici, biologi, medici, ecc. Di seguito sono riportati alcune figure nei rispettivi contesti lavorativi

#### **Progettista/sviluppatore**

Si occupa della progettazione e dello sviluppo di:

- Elementi Hardware e Software di modesta complessità nell'ambito dell'ICT (tecnologie dell'informazione e della comunicazione) applicate all'industria, servizi e ai sistemi ed apparati per le telecomunicazioni;
- impianti elettrici di piccole dimensioni (potenza limitata) in reti di distribuzione;
- configurazione impianti di Battery Management System (BMS) e di generazione da Fonti Energetiche Rinnovabili (FER) in ambiti domestici e per imprese commerciali.

#### **Ingegnere di produzione su piccoli impianti**

Si occupa di:

- gestione e manutenzione di macchine elettriche, dispositivi elettronici, sistemi di automazione industriale;
- analisi di dati di produzione (report di misura,...)
- gestione della qualità in ambito certificato.

#### **Tecnico/Manager per Laboratori di Assistenza**

Si occupa di:

- verifica e riparazione di dispositivi elettrici ed elettronici;
- riconfigurazione software di controllo apparati e sistemi elettronici;
- gestione magazzini parti di ricambio e scarti;
- gestione della strumentazione in qualità;
- documentazione tecnica relativa ai componenti e alle prove eseguite;
- progettazione ed esecuzione di prove di accettazione e di tipo su materiali, dispositivi e prelaborati.

### **competenze associate alla funzione:**

Il laureato in Ingegneria Elettronica dell'Università di Salerno e elettronico ha competenze di base e specifiche. Per quanto riguarda le competenze di base ha conoscenza degli strumenti matematici, della fisica, della chimica, dell'informatica e della teoria delle reti elettriche ed elettroniche. Le competenze specifiche più significative vengono acquisite nell'ambito:

- dei dispositivi elettronici;
- dei circuiti analogici e digitali;
- della propagazione dei segnali elettromagnetici alle diverse frequenze;
- delle tecniche di misura di grandezze elettriche ed elettroniche;
- della generazione, analisi e trasmissione di segnali;
- delle macchine e degli azionamenti elettrici

### **sbocchi occupazionali:**

Gli sbocchi occupazionali dei laureati triennali sono estremamente ampi e variegati ad esempio: nelle imprese di progettazione e produzione di apparati e sistemi elettronici; nell'industria manifatturiera di componenti a semiconduttore; nei settori della pubblica amministrazione e nelle imprese di servizi che applicano tecnologie ed infrastrutture elettroniche per il trattamento, la trasmissione e l'impiego di segnali in ambito civile, industriale

dell'informazione; industrie per l'automazione e la robotica, aziende manifatturiere che utilizzano sistemi e impianti per l'automazione di processo.

Numerose sono le possibilità di impiego nelle industrie di vari altri settori come ad esempio il meccanico, l'aeronautico, il biomedicale, agro-alimentari; in tali ambiti, infatti, sono ampiamente utilizzate tecnologie avanzate in cui gli apparati elettronici acquistano sempre di più importanza nel conferire valore al prodotto finale.

La Laurea in Ingegneria Elettronica consente l'accesso - previo il superamento di un esame di Stato - alla Sezione B dell'Albo degli Ingegneri - settore dell'informazione, con il titolo di Ingegnere dell'informazione junior.



QUADRO A2.b

Il corso prepara alla professione di (codifiche ISTAT)

1. Tecnici elettronici - (3.1.3.4.0)
2. Tecnici per le telecomunicazioni - (3.1.2.6.1)



QUADRO A3.a

Conoscenze richieste per l'accesso

03/09/2019

Per essere ammessi al Corso di Laurea occorre essere in possesso del diploma di scuola secondaria di secondo grado o di altro titolo di studio conseguito all'estero, riconosciuto idoneo. Per essere ammessi al corso di laurea sono altresì richiesti il possesso o l'acquisizione di un'adeguata preparazione iniziale. In particolare, sono richieste conoscenze di base della Matematica, della Fisica, della Chimica e di una lingua straniera.

Il livello di approfondimento delle conoscenze di base richiesto è quello previsto nei programmi di studio delle scuole secondarie di secondo grado.

L'adeguatezza della preparazione iniziale dello studente è verificata in ingresso secondo modalità disciplinate nel regolamento didattico del corso. Nel caso in cui la verifica non sia positiva sono assegnati specifici obblighi formativi aggiuntivi (OFA) da soddisfare nel primo anno di corso, nelle forme previste dal Regolamento didattico del corso di studio.



QUADRO A3.b

Modalità di ammissione

09/06/2025

1. Per immatricolarsi al Corso di Laurea in Ingegneria Elettronica occorre:
  - a) essere in possesso di un diploma di scuola secondaria superiore o di altro titolo di studio conseguito all'estero, riconosciuto idoneo ai sensi delle leggi vigenti;
  - b) possedere un'adeguata preparazione iniziale, con particolare riguardo ad abilità di ragionamento logico, Fisica e

Matematica. Il livello di approfondimento delle conoscenze richiesto è quello previsto dai programmi delle scuole secondarie di secondo grado;

c) sostenere il Test di accesso predisposto dal Consorzio Interuniversitario Sistemi Integrati per l'Accesso (CISIA), denominato TOLC-I e descritto al successivo comma 3, oppure averlo sostenuto non prima di due anni precedenti a quello in cui si chiede l'immatricolazione.

Inoltre, tutti gli studenti che non hanno sostenuto il TOLC-I nell'anno in cui chiedono l'immatricolazione e nella sede di Salerno devono produrre certificazione relativa al Test, con l'indicazione del punteggio conseguito.

2. Sono esonerati dall'obbligo di sostenere il Test di accesso:

a) coloro che sono già in possesso di una laurea in ingegneria;

b) gli studenti che intendono trasferirsi da un altro Corso di Laurea in Ingegneria e che hanno sostenuto il Test di accesso conseguendo un punteggio che soddisfa i requisiti di cui al successivo comma, ovvero che hanno superato almeno 30 CFU/anno di frequenza tra quelli obbligatori del Corso di Laurea di provenienza.

3. Il Test di accesso TOLC-I è articolato in 5 sezioni, denominate Comprensione verbale, Logica, Matematica, Scienze e Inglese. Il risultato del test consiste in un punteggio per ogni sezione ed in un punteggio totale. Sulla base dei punteggi conseguiti al TOLC-I, e con le modalità di cui al comma 4, possono essere evidenziate carenze formative, per colmare le quali sono previsti Obblighi Formativi Aggiuntivi (OFA) definiti al comma 6.

4. Possono immatricolarsi senza Obblighi Formativi Aggiuntivi (OFA) gli allievi che:

a) hanno conseguito un punteggio totale al TOLC-I maggiore o uguale alla soglia A;

b) hanno conseguito un punteggio minore della soglia A ma maggiore o uguale alla soglia B, e hanno superato la prova di verifica delle attività didattiche aggiuntive di cui al comma 5;

Possono immatricolarsi, ma con OFA (definiti al successivo comma 6 del presente regolamento), tutti coloro che non verificano le condizioni a) e b).

Agli studenti che hanno conseguito un punteggio minore della soglia C, attese le gravi carenze nella preparazione di base, viene fortemente sconsigliato di immatricolarsi.

Agli studenti che hanno conseguito un punteggio minore della soglia B ma maggiore o uguale alla soglia C e agli studenti che non hanno superato la prova di verifica delle attività didattiche aggiuntive di cui al comma 5, è offerta in alternativa (all'immatricolazione con OFA) la possibilità di iscriversi all'"Anno di Preparazione agli Studi di Ingegneria" (AdP), finalizzato ad un inserimento assistito nel Corso di Laurea (consultare il sito web del DIn e del Corso di Studi).

Potranno immatricolarsi senza Obblighi Formativi Aggiuntivi (OFA), nell'anno accademico successivo all'AdP, gli allievi che:

a) hanno superato tutte le verifiche del I semestre dell'Anno di Preparazione agli Studi di Ingegneria (AdP);

b) hanno superato il "Test di Recupero degli Obblighi Formativi" (TROF) con un punteggio maggiore o uguale alla soglia A;

c) hanno superato il "Test di Recupero degli Obblighi Formativi" (TROF) con un punteggio maggiore o uguale alla soglia B ed hanno conseguito almeno 18 CFU degli insegnamenti del II semestre AdP.

Di seguito sono riportati i valori delle soglie.

Soglia Risultato del TOLC-I

A = 19

B = 14

C = 10

5. Le attività didattiche aggiuntive consistono in un corso della durata di una settimana, che si tiene ad inizio del mese di settembre. La prova di verifica si tiene immediatamente a valle del corso ed è tesa a verificare il grado di comprensione degli argomenti trattati nelle lezioni. Con il superamento delle prove di verifica dalle attività didattiche aggiuntive lo studente dimostra di aver colmato le carenze formative.

6. Gli OFA consistono nei seguenti 4 insegnamenti, tutti erogati al primo semestre: Comprensione Verbale (60 ore), Logica (60 ore), Matematica 0 (60 ore) e Fisica 0 (90 ore). I contenuti dei suddetti insegnamenti fanno riferimento, per le singole discipline, alle conoscenze richieste per l'accesso alle Facoltà di Ingegneria, così come definite dal CISIA. Per la verifica dell'assolvimento degli OFA occorre superare le prove di verifica dell'apprendimento previste dagli insegnamenti di

preparazione; la partecipazione a tali prove è consentita solo agli allievi che hanno adempiuto gli obblighi di frequenza. L'assolvimento degli OFA è propedeutico a tutti gli esami dell'offerta didattica.

7. La verifica della conoscenza della lingua inglese si considera superata per coloro che hanno sostenuto il Test di lingua inglese previsto nel TOLC-I riportando una votazione non inferiore a 17/30.

8. Nel caso di trasferimento o passaggio di corso, nei termini e con le modalità annualmente stabilite nel Manifesto degli studi d'Ateneo, gli studenti provenienti da un corso di studio della stessa classe o di classe diversa, sia dell'Ateneo che di altra Università, italiana o straniera, e gli studenti decaduti o rinunciatari o che abbiano già conseguito un titolo di studio universitario possono presentare, contestualmente all'iscrizione, domanda di riconoscimento della carriera pregressa e abbreviazione degli studi. Resta fermo che non è possibile l'iscrizione ad annualità del CdS non attive.

In conformità con quanto previsto dall'articolo 15 del Regolamento (Riconoscimento crediti formativi), il Consiglio Didattico delibera in merito alla domanda di riconoscimento e alla definizione del relativo piano di studio, indicando la parte della carriera che è stata riconosciuta utile ai fini del conseguimento del titolo e l'elenco degli insegnamenti e delle altre attività formative i cui esami e prove di verifica lo studente deve superare per ottenere i crediti mancanti per il raggiungimento del titolo.

In relazione alla quantità di crediti riconosciuti, il Consiglio Didattico del corso provvede ad individuare l'anno di corso al quale lo studente può iscriversi secondo i seguenti requisiti:

a) per essere ammessi al 2° anno è necessario il riconoscimento di almeno 30 crediti;

b) per essere ammessi al 3° anno è necessario il riconoscimento di almeno 80 crediti.

Ulteriori requisiti possono essere stabiliti dalla struttura didattica e resi noti sulla pagina web del Dipartimento.

Link: <https://corsi.unisa.it/ingegneria-elettronica/immatricolazioni>



QUADRO A4.d

Descrizione sintetica delle attività affini e integrative

23/05/2022

Per il conseguimento degli obiettivi formativi l'impostazione didattica prevede un percorso i cui insegnamenti sono organizzati in diverse arre di apprendimento, tra le quali l'AREA "DISCIPLINE ELETTRICHE", nell'ambito di quest'area lo studente deve acquisisce i metodi per l'analisi di circuiti elettrici, i fondamenti degli impianti e delle macchine elettriche ed i riferimenti normativi in materia di sicurezza.

Tali obiettivi sono raggiunti mediante gli insegnamenti delle materie affini.

Le attività integrative previste mirano a colmare le lacune nella lingua inglese e dotare lo studente di capacità operative nella progettazione e implementazione di un ambiente software distribuito.



QUADRO A5.a

Caratteristiche della prova finale

29/09/2017

La prova finale consiste nell'esposizione in seduta pubblica dinanzi ad una apposita commissione di un elaborato di carattere prevalentemente applicativo, sviluppato nell'ambito delle discipline del corso di Laurea. L'elaborato può essere corredato da presentazione multimediale, discussa dal candidato durante lo svolgimento della prova finale.

La valutazione conclusiva tiene conto dell'intera carriera dello studente all'interno del corso di studio, della sua maturità culturale e della capacità di elaborazione intellettuale personale, dei tempi e delle modalità di acquisizione dei crediti formativi e di ogni altro elemento ritenuto rilevante.

Il contenuto e le modalità di svolgimento della prova finale e i criteri di attribuzione del voto sono specificati nel Regolamento didattico del corso di studio.



QUADRO A5.b

Modalità di svolgimento della prova finale

09/06/2025

1. Dopo aver superato tutte le verifiche delle attività formative incluse nel piano di studio e aver acquisito i relativi crediti, lo studente, indipendentemente dal numero di anni di iscrizione all'università, è ammesso a sostenere la prova finale, alla quale sono assegnati 3 CFU.
2. La prova finale consiste nell'esposizione in seduta pubblica dinanzi ad un'apposita commissione di un elaborato di carattere prevalentemente applicativo, sviluppato nell'ambito delle discipline del corso di Laurea, incluse le attività esercitative e quelle svolte nel tirocinio, o correlate ad esse. L'elaborato può essere corredato da presentazione multimediale, discussa dal candidato durante lo svolgimento della prova finale.
3. La commissione per la prova finale è nominata dal Direttore del Dipartimento o da persona da lui designata, ed è composta, di norma, da 7 membri effettivi compreso il presidente e comunque in numero non inferiore a cinque.
4. La valutazione della prova finale è in cento decimi. La commissione, con valutazione unanime, può concedere al candidato il massimo dei voti con lode. Il voto minimo per il superamento della prova è sessantasei centodecimi. Lo svolgimento della prova finale e la proclamazione del risultato finale sono pubblici.
5. La valutazione conclusiva terrà conto dell'intera carriera dello studente all'interno del corso di studio, dei tempi e delle modalità di acquisizione dei crediti formativi, delle valutazioni delle attività formative precedenti e della prova finale. In particolare, nella valutazione conclusiva si tiene conto delle valutazioni negli esami di profitto attraverso il calcolo del  $Voto\_Base = (4,1 * Media\_pesata\_sui\ crediti - 7,8) / 110$ .
6. Per gli studenti che abbiano svolto attività all'estero nell'ambito dei programmi Erasmus per almeno 15 CFU al voto base può essere aggiunto un punto/110.
7. La commissione può assegnare fino a 3/110 punti aggiuntivi, che diventano fino a 4/110 per laureati in corso, sulla base del contenuto dell'elaborato e sulla presentazione dello studente.
8. Il voto finale sarà l'approssimazione all'intero più vicino della somma del voto di base e i punteggi aggiuntivi.
9. La lode può essere assegnata, con votazione unanime della Commissione, solo se il  $Voto\_Base$  è almeno pari a 106,5.
10. Ulteriori informazioni riguardanti le modalità di svolgimento della prova finale, i criteri di riconoscimento di altre attività formative, quali la mobilità internazionale, sono reperibili sulla pagina web del Dipartimento.

Link: <http://corsi.unisa.it/ingegneria-elettronica/didattica/esame-finale> ( Esame Finale )



▶ QUADRO B1

Descrizione del percorso di formazione (Regolamento Didattico del Corso)

Link: <http://corsi.unisa.it/ingegneria-elettronica/didattica/regolamenti>

▶ QUADRO B2.a

Calendario del Corso di Studio e orario delle attività formative

<http://corsi.unisa.it/ingegneria-elettronica/didattica/calendari>

▶ QUADRO B2.b

Calendario degli esami di profitto

<http://corsi.unisa.it/ingegneria-elettronica/didattica/calendari>

▶ QUADRO B2.c

Calendario sessioni della Prova finale

<http://corsi.unisa.it/ingegneria-elettronica/didattica/esame-finale>

▶ QUADRO B3

Docenti titolari di insegnamento

Sono garantiti i collegamenti informatici alle pagine del portale di ateneo dedicate a queste informazioni.

N.	Settori	Anno di corso	Insegnamento	Cognome Nome	Ruolo	Crediti	Ore	Docente di riferimento per corso
1.	CHIM/07	Anno di corso 1	CHIMICA <a href="#">link</a>	GORRASI GIULIANA	PO	6	60	
2.	ING-IND/31	Anno di	ELETTROTECNICA <a href="#">link</a>	ZAMBONI WALTER	PA	9	30	

		corso 1					
3.	ING- IND/31	Anno di corso 1	ELETTROTECNICA <a href="#">link</a>	TUCCI VINCENZO	PO	9	60
4.	FIS/01	Anno di corso 1	FISICA I <a href="#">link</a>	DE LUCA ROBERTO	PA	6	60
5.	FIS/01	Anno di corso 1	FISICA II <a href="#">link</a>	ROMEO FRANCESCO	PA	6	60
6.	ING- INF/05	Anno di corso 1	FONDAMENTI DI INFORMATICA <a href="#">link</a>	COLACE FRANCESCO	PO	9	90
7.	NN	Anno di corso 1	INTRODUZIONE AL MACHINE LEARNING <a href="#">link</a>	TOMASIELLO STEFANIA	PA	3	30
8.	MAT/05	Anno di corso 1	MATEMATICA I <a href="#">link</a>	RHANDI ABDELAZIZ	PO	9	90
9.	MAT/05	Anno di corso 1	MATEMATICA II <a href="#">link</a>	CANALE ANNA	PA	9	60
10.	MAT/05	Anno di corso 1	MATEMATICA II <a href="#">link</a>	PUGLIESE FABRIZIO	RU	9	30
11.	ING- INF/02	Anno di corso 2	CAMPI ELETTROMAGNETICI I <a href="#">link</a>			6	
12.	ING- IND/33	Anno di corso 2	CIRCUITI, MACCHINE E IMPIANTI ELETTRICI ( <i>modulo di CIRCUITI, MACCHINE E IMPIANTI ELETTRICI</i> ) <a href="#">link</a>			6	
13.	ING- IND/31 ING- IND/33	Anno di corso 2	CIRCUITI, MACCHINE E IMPIANTI ELETTRICI <a href="#">link</a>			9	

14.	ING-IND/31	Anno di corso 2	CIRCUITI, MACCHINE E IMPIANTI ELETTRICI ( <i>modulo di CIRCUITI, MACCHINE E IMPIANTI ELETTRICI</i> ) <a href="#">link</a>	3
15.	ING-INF/01	Anno di corso 2	ELETTRONICA DIGITALE <a href="#">link</a>	9
16.	ING-INF/02	Anno di corso 2	FONDAMENTI DI ANALISI DEI SEGNALI ( <i>modulo di FONDAMENTI DI ANALISI DEI SEGNALI</i> ) <a href="#">link</a>	6
17.	ING-INF/02 ING-INF/07	Anno di corso 2	FONDAMENTI DI ANALISI DEI SEGNALI <a href="#">link</a>	9
18.	ING-INF/07	Anno di corso 2	FONDAMENTI DI ANALISI DEI SEGNALI ( <i>modulo di FONDAMENTI DI ANALISI DEI SEGNALI</i> ) <a href="#">link</a>	3
19.	ING-INF/04	Anno di corso 2	FONDAMENTI DI AUTOMATICA <a href="#">link</a>	6
20.	ING-INF/01	Anno di corso 2	FONDAMENTI DI ELETTRONICA <a href="#">link</a>	12
21.	MAT/05	Anno di corso 2	MATEMATICA III <a href="#">link</a>	6
22.	INF/01	Anno di corso 3	CALCOLATORI ELETTRONICI <a href="#">link</a>	6
23.	ING-INF/02	Anno di corso 3	CAMPI ELETTROMAGNETICI II <a href="#">link</a>	6
24.	CHIM/07	Anno di corso 3	CHIMICA <a href="#">link</a>	6
25.	ING-INF/03	Anno di	COMUNICAZIONI ELETTRONICHE <a href="#">link</a>	6

		corso 3		
26.	ING- INF/01	Anno di corso 3	ELETTRONICA ANALOGICA <a href="#">link</a>	9
27.	ING- IND/33	Anno di corso 3	ENERGY ECONOMICS AND INTELLIGENT ENERGY SYSTEMS <a href="#">link</a>	6
28.	ING- INF/02	Anno di corso 3	FIBRE OTTICHE <a href="#">link</a>	6
29.	ING- INF/01	Anno di corso 3	LABORATORIO DI ELETTRONICA <a href="#">link</a>	6
30.	ING- INF/02	Anno di corso 3	MICROONDE <a href="#">link</a>	6
31.	ING- INF/07	Anno di corso 3	MISURE ELETTRONICHE <a href="#">link</a>	12
32.	ING- INF/07	Anno di corso 3	MISURE PER L'AUTOMAZIONE <a href="#">link</a>	6
33.	PROFIN_S	Anno di corso 3	PROVA FINALE <a href="#">link</a>	3
34.	NN	Anno di corso 3	TIROCINIO <a href="#">link</a>	9



QUADRO B4

Aule

Link inserito: <http://corsi.unisa.it/ingegneria-elettronica/strutture>

▶ QUADRO B4

Laboratori e Aule Informatiche

Link inserito: <http://corsi.unisa.it/ingegneria-elettronica/strutture>

▶ QUADRO B4

Sale Studio

Link inserito: <http://corsi.unisa.it/ingegneria-elettronica/strutture>

▶ QUADRO B4

Biblioteche

Descrizione link: Il Campus mette a disposizione degli studenti due biblioteche centrali, una umanistica e una scientifica per un totale di 850.000 unità bibliografiche, nonché l'accesso alle biblioteche on-line (tutte le informazioni sono disponibili al link sotto riportato). Inoltre gli studenti possono utilizzare la Biblioteca P.G. Berardi del Dipartimento di Ingegneria Industriale (30 posti disponibili)

Link inserito: <http://corsi.unisa.it/ingegneria-elettronica/strutture>

▶ QUADRO B5

Orientamento in ingresso

Le attività di orientamento in ingresso del Corso di Studi, sono coordinate dalla Commissione 'Orientamento in entrata e in itinere',

presieduta dal prof. Vito Calderaro, la quale:

- elabora e gestisce il piano di intervento per l'orientamento degli studenti nelle scuole;
- cura l'orientamento in ingresso alla laurea ed alla LM;
- promuove i rapporti con gli enti esterni e cura l'istruzione degli accordi/convenzioni con gli Istituti;
- monitora gli indicatori dei processi gestiti e li comunica alla Commissione assicurazione Qualità del CdS.

Dall'a.a. 2021-22 sono iniziati dei percorsi di PCTO gestiti dal consiglio di studi, e sono state organizzate visite presso le scuole medie superiori della zona per presentare il corso di studio.

Dall'a.a. 2022-23 sono riprese le attività del CAOT che prevedono visite e lezioni presso gli istituti superiori e visite degli studenti presso i nostri laboratori.

Maggiori informazioni sulla pagina riportata:

Link inserito: <http://corsi.unisa.it/ingegneria-elettronica/attivita-e-servizi/orientamento-in-ingresso>

▶ QUADRO B5

Orientamento e tutorato in itinere

10/06/2025

Il CdS in Ingegneria Elettronica svolge autonomamente un orientamento in itinere che si concretizza nelle seguenti attività:

a) Assegnazione di un docente 'tutor' a ciascuno studente all'atto della sua immatricolazione al CdS. I nomi dei tutor assegnati sono disponibili sul sito del CdS [www.ingegneriaelettronica.unisa.it/formazione/tutor](http://www.ingegneriaelettronica.unisa.it/formazione/tutor)

b) Svolgimento di attività di sostegno rivolte agli studenti iscritti al primo anno di corso;

c) Orientamento in uscita;

d) Orientamento/Assistenza nella scelta di Aziende per lo svolgimento di Tirocinio;

e) Orientamento/Assistenza nella presentazione di pratiche (piani di studio, borse di studio, registrazione esami, Tesi,...);

f) Orientamento/Assistenza per attività di mobilità internazionale;

L'erogazione dei precedenti servizi è assicurata dalla presenza di Commissioni interne al CdS: le attività riguardanti i punti

a) e b) rispondono agli impegni della Commissione 'Orientamento e Tutorato in Itinere', coordinata dal prof. Vito Calderaro; quelle relative ai punti c) e d) sono assicurate dalla Commissione 'Accompagnamento al lavoro', coordinata dal prof.

Vincenzo Galdi;

l'orientamento richiesto al punto e) è svolto dalla Segreteria/Presidenza del CdS; mentre quelle al punto f) rientrano tra i compiti della Commissione Internazionalizzazione della Didattica', coordinata dal prof. H. C. Neitzert.

Nella logica di favorire un efficace svolgimento di carriera, il corso di studio prevede ulteriori iniziative finalizzate ad accompagnare gli studenti durante tutto il loro percorso di studi:

- Orientamento per la scelta del percorso di studio: Il CdS garantisce tale attività attraverso il capillare e costante lavoro delle apposite Commissioni Piani di Studio, coordinate dal docente Responsabile e supportate da personale amministrativo dedicato e da studenti tutor appositamente selezionati;

- Tutorato didattico dei Docenti: l'attività di tutorato è svolta istituzionalmente dai professori e dai ricercatori del corso di studio in orari e giorni prestabiliti e pubblicati sulla pagina web del corso di studio e sulla pagina del docente;

- Tutorato studentesco: è svolto da studenti senior e prevede interventi - soprattutto di carattere didattico - utili a fronteggiare disagi specifici che lo studente incontra rispetto a determinati insegnamenti o laboratori del corso di studio prescelto.

Le attività di orientamento e tutorato sono svolte in presenza o utilizzando la piattaforma TEAMS di Microsoft.

Tutte le informazioni sui servizi offerti dal CdS sono reperibili al Link sotto riportato.

Il CdS si avvale anche dei servizi di orientamento e tutorato effettuati dal Centro di Ateneo per l'Orientamento e il Tutorato (CAOT).

Maggiori informazioni sono disponibili al seguente Link: <http://www.orientamento.unisa.it/>

L'Ateneo garantisce il Servizio Disabilità e Disturbi Specifici di Apprendimento afferente all'Ufficio Diritto allo Studio che fornisce, agli studenti che ne facciano richiesta, sussidi tecnici e didattici necessari alla frequenza alle lezioni ed al superamento degli esami di profitto. Inoltre, promuove un servizio di intermediazione con altri referenti di Ateneo (docenti e uffici amministrativi), per la definizione di piani di studio individualizzati e per la definizione di prove d'esame e di verifiche equipollenti. Il servizio è anche impegnato nel monitoraggio dell'accessibilità degli edifici dell'Ateneo.

Maggiori informazioni sono disponibili al seguente Link: <http://www.disabilidsa.unisa.it/>

Maggiori informazioni sulla pagina riportata:

Link inserito: <http://corsi.unisa.it/ingegneria-elettronica/attivita-e-servizi/tutorato>

Per la gestione delle iniziative legate ai tirocini, il Consiglio Didattico in Ingegneria Elettronica (CoDEle) ha da tempo 09/06/2025  
istituito

la Commissione "Orientamento-Placement-Tutorato", con il compito di promuovere i rapporti di CoDEle con l'esterno. La confluenza del Consiglio Didattico di Ingegneria Elettronica all'interno del Dipartimento di Ingegneria Industriale, ha consentito di poter condividere con le altre aree didattiche le aziende convenzionate con il Dipartimento, il numero di convenzioni di tirocinio si attestano a circa 450.

La procedura di gestione dei tirocini definita dal CdS prevede due figure indipendenti: il tutor universitario e tutor aziendale che valuta gli aspetti più strettamente legati alla capacità di inserimento nel gruppo di lavoro dello studente.

Dal punto di vista operativo, si è consolidato il processo di semplificazione procedurale volto a facilitare l'accesso alle informazioni da parte degli studenti, attraverso il portale pilota dedicato ai tirocini formativi

(<http://ingegneria.tirocini.unisa.it>), accessibile ad entrambi i tutor - aziendale e accademico - ed allo studente utilizzando le credenziali uniche di Ateneo, ossia le stesse impiegate per la prenotazione degli esami curriculari.

Descrizione link: Pagina per tirocini

Link inserito: <http://corsi.unisa.it/ingegneria-elettronica/attivita-e-servizi/tirocini>

Pdf inserito: [visualizza](#)

Descrizione Pdf: Resoconto attività di tirocinio a.a 2019-2020- 2020-2021

*i*

*In questo campo devono essere inserite tutte le convenzioni per la mobilità internazionale degli studenti attivate con Atenei stranieri, con l'eccezione delle convenzioni che regolamentano la struttura di corsi interateneo; queste ultime devono invece essere inserite nel campo apposito "Corsi interateneo".*

*Per ciascun Ateneo straniero convenzionato, occorre inserire la convenzione che regola, fra le altre cose, la mobilità degli studenti, e indicare se per gli studenti che seguono il relativo percorso di mobilità sia previsto il rilascio di un titolo doppio o multiplo. In caso non sia previsto il rilascio di un titolo doppio o multiplo con l'Ateneo straniero (per esempio, nel caso di convenzioni per la mobilità Erasmus) come titolo occorre indicare "Solo italiano" per segnalare che gli studenti che seguono il percorso di mobilità conseguiranno solo il normale titolo rilasciato dall'ateneo di origine.*

Pdf inserito: [visualizza](#)

Descrizione Pdf: Le attività per "Assistenza ed accordi per la mobilità internazionale degli studenti", praticate dal CdS, sono descritte nel file allegato.

I Servizi connessi alla mobilità internazionale degli studenti dell'Università di Salerno e quelli di assistenza agli studenti provenienti dall'estero sono gestiti dall'Ufficio Relazioni Internazionali-Erasmus (<https://web.unisa.it/international>)

Le convenzioni attive sono riportate di seguito e nel file allegato sono descritte le attività rivolte all'"Assistenza e accordi per la mobilità internazionale degli studenti" praticate dal CdS.

Descrizione link: Pagina del sito per internalizzazione

Link inserito: <http://corsi.unisa.it/ingegneria-elettronica/internazionalizzazione>

n.	Nazione	Ateneo in convenzione	Codice EACEA	Data convenzione	Titolo
1	Canada	University of Guelph		16/09/2015	solo italiano
2	Finlandia	Tampere University of Technology		04/11/2013	solo italiano
3	Francia	Université de Cergy-Pontoise		13/08/2014	solo italiano
4	Francia	Université de Franche Comté		11/01/2014	solo italiano
5	Germania	Hochschule für Technik und Wirtschaft (HTW) Berlin - University of Applied Sciences		06/11/2013	solo italiano
6	Germania	Technische Universität		06/03/2014	solo italiano
7	Germania	Technische Universität Berlin		13/11/2013	solo italiano
8	Germania	Universität Regensburg		08/11/2013	solo italiano
9	Paesi Bassi	Technische Universiteit Eindhoven	28921-EPP-1-2014-1-NL-EPPKA3-ECHE	11/12/2013	solo italiano
10	Polonia	POLITECHNIKA LODZKA	44626-EPP-1-2014-1-PL-EPPKA3-ECHE	10/10/2013	solo italiano
11	Portogallo	Istituto Politecnico di Lisbona		18/12/2013	solo italiano
12	Portogallo	Universidade da Beira Interior		02/11/2013	solo italiano
13	Romania	Universitatea "Politehnica" din Timisoara		03/12/2013	solo italiano
14	Spagna	Universidad de Alcalá		10/06/2014	solo italiano
15	Spagna	Universidad de Córdoba		16/10/2013	solo italiano
16	Spagna	Universidad de Extremadura	29523-EPP-1-2014-1-ES-EPPKA3-ECHE	20/05/2015	solo italiano
17	Spagna	Universidad de Extremadura	29523-EPP-1-2014-1-ES-EPPKA3-ECHE	13/02/2014	solo italiano
18	Spagna	Universidad de Huelva	29456-EPP-1-2014-1-ES-EPPKA3-ECHE	22/10/2013	solo italiano

19	Spagna	Universitat Politecnica de Catalunya	28604-EPP-1-2014-1-ES-EPPKA3-ECHE	10/10/2013	solo italiano
20	Svezia	KTH Royal Institute of Technology		05/02/2014	solo italiano
21	Svezia	Mid Sweden University		13/04/2015	solo italiano



QUADRO B5

Accompagnamento al lavoro

Poiché un elevato numero di studenti del primo livello prosegue sulla laurea magistrale sono previsti degli incontri nel secondo semestre del terzo anno nei quali viene presentata l'offerta della Laurea Magistrale in Ingegneria Elettronica dell'Università di Salerno, in particolare dall'a.a. 2020/2021 vengono illustrati i due curriculum. 11/05/2021

Per la gestione delle iniziative finalizzate all'orientamento in uscita, l'Ateneo si avvale del servizio Placement, che opera come punto di incontro tra Università e mondo del lavoro. Il servizio, che utilizza banche dati di Ateneo, mette a disposizione di studenti, laureandi e laureati strumenti e materiali consultabili anche on-line utili per ricercare opportunità di stage e lavoro, sia in Italia che all'Estero.

Le iniziative specifiche svolte dal Corso di studio per facilitare l'immissione nel mondo del lavoro sono descritte nel file allegato

Link inserito: <http://corsi.unisa.it/ingegneria-elettronica/attivita-e-servizi/orientamento-al-lavoro>

Pdf inserito: [visualizza](#)

Descrizione Pdf: Azioni a supporto dell'accompagnamento al lavoro



QUADRO B5

Eventuali altre iniziative

Ulteriori iniziative e servizi offerti agli studenti dall'Ateneo sono disponibili nella pagina web sotto indicata: 07/06/2025  
<https://web.unisa.it/vivere-il-campus>

Altre informazioni sono disponibili alla pagina Focus della Didattica

<https://corsi.unisa.it/ingegneria-elettronica/focus>

Link inserito: <http://web.unisa.it/vivere-il-campus>



QUADRO B6

Opinioni studenti

08/06/2025

A partire dall'anno accademico 2013/2014, l'Università degli Studi di Salerno rileva le opinioni degli studenti in modalità on-line.

Compilano i questionari tutti gli studenti in corso (in quanto destinatari del progetto formativo del Corso di Studio), frequentanti e non frequentanti, iscritti al Corso di Laurea, ai quali viene chiesto di esprimere una valutazione sui diversi aspetti del corso di studio: insegnamenti, docenti e, dall'a.a. 2016/2017, anche relativamente alle aule, attrezzature, servizi di supporto e prove d'esame.

I questionari sono gestiti a mezzo di una procedura informatica che utilizza le credenziali degli studenti solo al momento dell'accesso al sistema e, pertanto, garantisce in modo assoluto l'anonimato delle rilevazioni.

I risultati delle rilevazioni vengono analizzati dagli organi di gestione del Corso di Studio al fine di trarne elementi di valutazione ed assumere eventuali azioni correttive, in un'ottica di miglioramento continuo della qualità della didattica.

Inoltre, per dar conto allo studente della sua partecipazione al processo, l'Ateneo provvede regolarmente alla pubblicazione dei risultati delle valutazioni degli studenti sulla pagina web del Presidio (con differenti livelli di accesso e aggregazione dati) e sulle pagine 'valutazione della didattica' dei siti web dei CdS.

Link inserito: <https://corsi.unisa.it/ingegneria-elettronica/didattica/valutazione-della-didattica>



QUADRO B7

Opinioni dei laureati

Il Corso di Studio si avvale dei dati elaborati dal consorzio AlmaLaurea tratti dalle risultanze dei questionari compilati dagli studenti laureandi all'atto della predisposizione della documentazione necessaria per poter sostenere la prova finale/esame di laurea. 08/06/2025

Descrizione link: Profilo dei laureati

Link inserito: <https://corsi.unisa.it/ingegneria-elettronica/statistiche>



## ▶ QUADRO C1

### Dati di ingresso, di percorso e di uscita

Al link sotto riportato sono disponibili alcuni elementi di analisi dei dati di ingresso, percorso e uscita degli studenti del <sup>01/09/2022</sup>  
Corso di Laurea in Ingegneria Elettronica.

Link inserito: <http://corsi.unisa.it/ingegneria-elettronica/statistiche>

## ▶ QUADRO C2

### Efficacia Esterna

Il Corso di Studio, al fine di monitorare l'inserimento nel mondo del lavoro dei propri laureati, si avvale dell'indagine svolta <sup>01/09/2022</sup>  
dal Consorzio AlmaLaurea sugli esiti occupazionali dei laureati dopo uno, tre e cinque anni dalla conclusione degli studi.  
L'indagine rappresenta un'iniziativa importante per comprendere i punti di forza e di debolezza del sistema formativo e  
quindi rispondere in modo sempre più adeguato ai fabbisogni di competenze e professionalità del mondo del lavoro.

Descrizione link: Condizione occupazionale

Link inserito: <https://corsi.unisa.it/ingegneria-elettronica/statistiche>

## ▶ QUADRO C3

### Opinioni enti e imprese con accordi di stage / tirocinio curriculare o extra-curriculare

I risultati della ricognizione delle opinioni di Enti ed Imprese che ospitano studenti del CdS per attività di tirocinio <sup>10/06/2025</sup>  
curriculare ed extra-curriculare sono descritti alla pagina inserita

Link inserito: <https://corsi.unisa.it/ingegneria-elettronica/didattica/tirocinio-curriculare>





## ▶ QUADRO D1

### Struttura organizzativa e responsabilità a livello di Ateneo

07/05/2024

La struttura organizzativa e le responsabilità per la Qualità, a livello di Ateneo, sono illustrate nel documento allegato. Il documento, aggiornato in coerenza con il modello AVA3, è stato approvato in prima revisione dagli Organi Accademici nelle sedute di giugno 2023 e successivamente nelle sedute di aprile 2024.

Pdf inserito: [visualizza](#)

## ▶ QUADRO D2

### Organizzazione e responsabilità della AQ a livello del Corso di Studio

09/05/2024

L'organizzazione e le responsabilità della AQ a livello del Corso di Studio/Consiglio Didattico sono descritte nel documento allegato.

L'organigramma e i compiti del gruppo AQ-CdS vengono definiti in Consiglio Didattico sulla base della struttura proposta a livello di ateneo e vengono mantenuti aggiornati in funzione delle esigenze che possono emergere a livello di CdS.

Pdf inserito: [visualizza](#)

## ▶ QUADRO D3

### Programmazione dei lavori e scadenze di attuazione delle iniziative

07/05/2024

La programmazione dei lavori e le scadenze delle iniziative per il Corso di Studio/Consiglio Didattico sono rappresentate nel documento allegato predisposto dal Presidio della Qualità di Ateneo.

La versione del documento resa disponibile in SUA è quella valida al momento del caricamento. Le revisioni annuali del documento effettuate dal Presidio, prima del caricamento nella SUA del successivo a.a., sono consultabili sul sito web del Presidio.

Pdf inserito: [visualizza](#)

## ▶ QUADRO D4

### Riesame annuale



QUADRO D5

Progettazione del CdS



QUADRO D6

Eventuali altri documenti ritenuti utili per motivare l'attivazione del Corso di Studio



QUADRO D7

Relazione illustrativa specifica per i Corsi di Area Sanitaria



## Informazioni generali sul Corso di Studi

<b>Università</b>	Università degli Studi di SALERNO
<b>Nome del corso in italiano</b>	Ingegneria elettronica
<b>Nome del corso in inglese</b>	Electronic Engineering
<b>Classe</b>	L-8 R - Ingegneria dell'informazione
<b>Lingua in cui si tiene il corso</b>	italiano
<b>Eventuale indirizzo internet del corso di laurea</b>	<a href="http://corsi.unisa.it/ingegneria-elettronica">http://corsi.unisa.it/ingegneria-elettronica</a>
<b>Tasse</b>	<a href="http://web.unisa.it/didattica/segreteria/tasse-e-contributi">http://web.unisa.it/didattica/segreteria/tasse-e-contributi</a>
<b>Modalità di svolgimento</b>	a. Corso di studio convenzionale



## Corsi interateneo RAD



Questo campo dev'essere compilato solo per corsi di studi interateneo,

Un corso si dice "interateneo" quando gli Atenei partecipanti stipulano una convenzione finalizzata a disciplinare direttamente gli obiettivi e le attività formative di un unico corso di studi, che viene attivato congiuntamente dagli Atenei coinvolti, con uno degli Atenei che (anche a turno) segue la gestione amministrativa del corso. Gli Atenei coinvolti si accordano altresì sulla parte degli insegnamenti che viene attivata da ciascuno; deve essere previsto il rilascio a tutti gli studenti iscritti di un titolo di studio congiunto, doppio o multiplo.

Non sono presenti atenei in convenzione



## Docenti di altre Università



## Referenti e Strutture

<b>Presidente (o Referente o Coordinatore) del CdS</b>	RUBINO Alfredo
<b>Organo Collegiale di gestione del corso di studio</b>	Consiglio Didattico di Ingegneria Elettronica
<b>Struttura didattica di riferimento</b>	Ingegneria Industriale (Dipartimento Legge 240)

## Docenti di Riferimento

N.	CF	COGNOME	NOME	SETTORE	MACRO SETTORE	QUALIFICA	PESO	INSEGNAMENTO ASSOCIATO
1.	CLDVTI74P23H703A	CALDERARO	Vito	ING-IND/33	09/E2	PA	1	
2.	DSNMSM60C24A509Q	DE SANTO	Massimo	INF/01	01/B1	PO	1	
3.	DBNLGU84P27H703U	DI BENEDETTO	Luigi	ING-INF/01	09/E3	PA	1	
4.	FRRFMN72A28C361A	FERRARA	Flaminio	ING-INF/02	09/F1	PA	1	
5.	GRRRCC70H22A509J	GUERRIERO	Rocco	ING-INF/02	09/F1	PA	1	
6.	LGRCSL69L50I805N	LIGUORI	Consolatina	ING-INF/07	09/E4	PO	1	
7.	LGRRLB85P63F912I	LIGUORI	Rosalba	ING-INF/01	09/E3	RD	1	
8.	PTRNTN61M23F8P9R	PIETROSANTO	Antonio	ING-INF/07	09/E4	PO	1	
9.	RBNLRD61H13F839K	RUBINO	Alfredo	ING-INF/01	09/E3	PO	1	

✓ Tutti i requisiti docenti soddisfatti per il corso :

## Ingegneria elettronica



### Rappresentanti Studenti

COGNOME	NOME	EMAIL	TELEFONO
Blancone	Dario	d.blancone1@studenti.unisa.it	
Citarella	Salvatore	s.citarella3@studenti.unisa.it	
Morrone	Giuseppe	g.morrone13@studenti.unisa.it	



### Gruppo di gestione AQ

COGNOME	NOME
Blancone	Dario
Calderaro	Vito
Carratù	Marco
Di Benedetto	Luigi
Ferrara	Flaminio
Galdi	Vincenzo
Gentiluomo	Domenico
Licciardo	Gian Domenico
Neitzert	Heiner
Rubino	Alfredo



### Tutor

COGNOME	NOME	EMAIL	TIPO
---------	------	-------	------

PIETROSANTO	Antonio	Docente di ruolo
NEITZERT	Heinrich Christoph	Docente di ruolo
LIGUORI	Consolatina	Docente di ruolo
COLACE	Francesco	Docente di ruolo
DE SANTO	Massimo	Docente di ruolo
GUERRIERO	Rocco	Docente non di ruolo
SOMMELLA	Paolo	Docente di ruolo
RUBINO	Alfredo	Docente di ruolo
CARRATU'	Marco	Docente di ruolo
FERRARA	Flaminio	Docente di ruolo
LICCIARDO	Gian Domenico	Docente di ruolo
CHIADINI	Francesco	Docente di ruolo
TUCCI	Vincenzo	Docente di ruolo
D'AGOSTINO	Francesco	Docente di ruolo

## ► Programmazione degli accessi

Programmazione nazionale (art.1 Legge 264/1999)	No
Programmazione locale (art.2 Legge 264/1999)	No

## ► Sede del Corso

<b>Sede: 065052 - FISCIANO</b> Via Giovanni Paolo II, n. 132 - 84084	
Data di inizio dell'attività didattica	13/09/2025
Studenti previsti	120

## ► Eventuali Curriculum

Non sono previsti curricula

## Sede di riferimento Docenti, Figure Specialistiche e Tutor

### Sede di riferimento DOCENTI

COGNOME	NOME	CODICE FISCALE	SEDE
DE SANTO	Massimo	DSNMSM60C24A509Q	FISCIANO
PIETROSANTO	Antonio	PTRNTN61M23F8P9R	FISCIANO
LIGUORI	Consolatina	LGRCSL69L50I805N	FISCIANO
RUBINO	Alfredo	RBNLRD61H13F839K	FISCIANO
LIGUORI	Rosalba	LGRRLB85P63F912I	FISCIANO
DI BENEDETTO	Luigi	DBNLGU84P27H703U	FISCIANO
GUERRIERO	Rocco	GRRRCC70H22A509J	FISCIANO
CALDERARO	Vito	CLDVTI74P23H703A	FISCIANO
FERRARA	Flaminio	FRRFMN72A28C361A	FISCIANO

### Sede di riferimento FIGURE SPECIALISTICHE

COGNOME	NOME	SEDE
---------	------	------

Figure specialistiche del settore non indicate

### Sede di riferimento TUTOR

COGNOME	NOME	SEDE
PIETROSANTO	Antonio	FISCIANO
NEITZERT	Heinrich Christoph	FISCIANO
LIGUORI	Consolatina	FISCIANO
COLACE	Francesco	FISCIANO
DE SANTO	Massimo	FISCIANO
GUERRIERO	Rocco	FISCIANO
SOMMELLA	Paolo	FISCIANO
RUBINO	Alfredo	FISCIANO

CARRATU'	Marco	FISCIANO
FERRARA	Flaminio	FISCIANO
LICCIARDO	Gian Domenico	FISCIANO
CHIADINI	Francesco	FISCIANO
TUCCI	Vincenzo	FISCIANO
D'AGOSTINO	Francesco	FISCIANO



## Altre Informazioni



R<sup>a</sup>D

**Codice interno all'ateneo del corso** II124^2025^PDS0-2025^1074

**Massimo numero di crediti riconoscibili** 48 max 48 CFU, da DM 931 del 4 luglio 2024

### Corsi della medesima classe

- Ingegneria dell'Informazione per la Medicina Digitale
- Ingegneria informatica

**Numero del gruppo di affinità** 1



## Date delibere di riferimento



R<sup>a</sup>D

Data di approvazione della struttura didattica 31/10/2024

Data di approvazione del senato accademico/consiglio di amministrazione 19/11/2024

Data della consultazione con le organizzazioni rappresentative a livello locale della produzione, servizi, professioni 25/10/2007 - 06/02/2018

Data del parere favorevole del Comitato regionale di Coordinamento



## Sintesi della relazione tecnica del nucleo di valutazione

Il Nucleo ha rilevato che la proposta di trasformazione del Corso di Studio già attivo, oltre a soddisfare i vari requisiti previsti, opera nell'ottica della continuità e presenta una migliore articolazione e razionalizzazione dell'offerta formativa. 



## Relazione Nucleo di Valutazione per accreditamento



**i**

La relazione completa del NdV necessaria per la procedura di accreditamento dei corsi di studio deve essere inserita nell'apposito spazio all'interno della scheda SUA-CdS denominato "Relazione Nucleo di Valutazione per accreditamento" entro e non oltre il 28 febbraio di ogni anno **SOLO per i corsi di nuova istituzione**. La relazione del Nucleo può essere redatta seguendo i criteri valutativi, di seguito riepilogati, dettagliati nelle linee guida ANVUR per l'accREDITamento iniziale dei Corsi di Studio di nuova attivazione, consultabili sul sito dell'ANVUR

Linee guida ANVUR

1. Motivazioni per la progettazione/attivazione del CdS
2. Analisi della domanda di formazione
3. Analisi dei profili di competenza e dei risultati di apprendimento attesi
4. L'esperienza dello studente (Analisi delle modalità che verranno adottate per garantire che l'andamento delle attività formative e dei risultati del CdS sia coerente con gli obiettivi e sia gestito correttamente rispetto a criteri di qualità con un forte impegno alla collegialità da parte del corpo docente)
5. Risorse previste
6. Assicurazione della Qualità

Il Nucleo ha rilevato che la proposta di trasformazione del Corso di Studio già attivo, oltre a soddisfare i vari requisiti previsti, opera nell'ottica della continuità e presenta una migliore articolazione e razionalizzazione dell'offerta formativa.



Sintesi del parere del comitato regionale di coordinamento

R<sup>AD</sup>



Certificazione sul materiale didattico e servizi offerti [corsi telematici]

R<sup>AD</sup>

Offerta didattica erogata

	Sede	Coorte	CUIN	Insegnamento	Settori insegnamento	Docente	Settore docente	Ore di didattica assistita
1	065052	2023	282500560	<b>CALCOLATORI ELETTRONICI</b> <i>semestrale</i>	INF/01	<b>Docente di riferimento</b> Massimo DE SANTO <i>Professore Ordinario</i>	INF/01	<a href="#">60</a>
2	065052	2024	282502156	<b>CAMPI ELETTRROMAGNETICI 1</b> <i>semestrale</i>	ING-INF/02	<b>Docente di riferimento</b> Rocco GUERRIERO <i>Professore Associato (L. 240/10)</i>	ING-INF/02	<a href="#">60</a>
3	065052	2023	282500561	<b>CAMPI ELETTRROMAGNETICI 2</b> <i>semestrale</i>	ING-INF/02	Francesco D'AGOSTINO <i>Professore Associato confermato</i>	ING-INF/02	<a href="#">60</a>
4	065052	2025	282504394	<b>CHIMICA</b> <i>semestrale</i>	CHIM/07	Giuliana GORRASI <i>Professore Ordinario (L. 240/10)</i>	CHIM/07	<a href="#">60</a>
5	065052	2024	282502160	<b>CIRCUITI, MACCHINE E IMPIANTI ELETTRICI</b> (modulo di CIRCUITI, MACCHINE E IMPIANTI ELETTRICI) <i>annuale</i>	ING-IND/33	<b>Docente di riferimento</b> Vito CALDERARO <i>Professore Associato (L. 240/10)</i>	ING-IND/33	<a href="#">60</a>
6	065052	2024	282502159	<b>CIRCUITI, MACCHINE E IMPIANTI ELETTRICI</b> (modulo di CIRCUITI, MACCHINE E IMPIANTI ELETTRICI) <i>annuale</i>	ING-IND/31	Vincenzo TUCCI <i>Professore Ordinario</i>	ING-IND/31	<a href="#">30</a>
7	065052	2023	282500562	<b>COMUNICAZIONI ELETTRONICHE</b> <i>semestrale</i>	ING-INF/03	Rocco Paolo CROCE		<a href="#">60</a>
8	065052	2023	282500563	<b>ELETTRONICA ANALOGICA</b> <i>semestrale</i>	ING-INF/01	<b>Docente di riferimento</b> Luigi DI BENEDETTO <i>Professore Associato (L. 240/10)</i>	ING-INF/01	<a href="#">90</a>
9	065052	2024	282502179	<b>ELETTRONICA DIGITALE</b> <i>semestrale</i>	ING-INF/01	<b>Docente di riferimento</b> Rosalba LIGUORI <i>Ricercatore a</i>	ING-INF/01	<a href="#">20</a>

t.d.-t.pieno (L.  
79/2022)

10	065052	2024	282502179	<b>ELETTRONICA DIGITALE</b> <i>semestrale</i>	ING-INF/01	Gian Domenico LICCIARDO <i>Professore Ordinario (L. 240/10)</i>	ING- INF/01	<a href="#">70</a>
11	065052	2025	282504409	<b>ELETTROTECNICA</b> <i>semestrale</i>	ING-IND/31	Vincenzo TUCCI <i>Professore Ordinario</i>	ING- IND/31	<a href="#">60</a>
12	065052	2025	282504409	<b>ELETTROTECNICA</b> <i>semestrale</i>	ING-IND/31	Walter ZAMBONI <i>Professore Associato (L. 240/10)</i>	ING- IND/31	<a href="#">30</a>
13	065052	2023	282500565	<b>FIBRE OTTICHE - 6 CFU</b> <i>semestrale</i>	ING-INF/02	Francesco CHIADINI <i>Professore Associato (L. 240/10)</i>	ING- INF/02	<a href="#">60</a>
14	065052	2025	282504412	<b>FISICA I</b> <i>semestrale</i>	FIS/01	Roberto DE LUCA <i>Professore Associato (L. 240/10)</i>	FIS/08	<a href="#">60</a>
15	065052	2025	282504413	<b>FISICA II</b> <i>semestrale</i>	FIS/01	Francesco ROMEO <i>Professore Associato (L. 240/10)</i>	FIS/03	<a href="#">60</a>
16	065052	2024	282502189	<b>FONDAMENTI DI ANALISI DEI SEGNALI</b> (modulo di FONDAMENTI DI ANALISI DEI SEGNALI) <i>semestrale</i>	ING-INF/02	<b>Docente di riferimento</b> Flaminio FERRARA <i>Professore Associato (L. 240/10)</i>	ING- INF/02	<a href="#">60</a>
17	065052	2024	282502190	<b>FONDAMENTI DI ANALISI DEI SEGNALI</b> (modulo di FONDAMENTI DI ANALISI DEI SEGNALI) <i>semestrale</i>	ING-INF/07	<b>Docente di riferimento</b> Consolatina LIGUORI <i>Professore Ordinario</i>	ING- INF/07	<a href="#">30</a>
18	065052	2024	282502598	<b>FONDAMENTI DI CONTROLLI AUTOMATICI</b> <i>semestrale</i>	ING-INF/04	Paolo SOMMELLA <i>Professore Associato (L. 240/10)</i>	ING- INF/07	<a href="#">60</a>
19	065052	2024	282502193	<b>FONDAMENTI DI ELETTRONICA</b> <i>semestrale</i>	ING-INF/01	<b>Docente di riferimento</b> Rosalba LIGUORI <i>Ricercatore a t.d.-t.pieno (L. 79/2022)</i>	ING- INF/01	<a href="#">30</a>
20	065052	2024	282502193	<b>FONDAMENTI DI</b>	ING-INF/01	<b>Docente di</b>	ING-	<a href="#">90</a>

				<b>ELETTRONICA</b> <i>semestrale</i>		<b>riferimento</b> Alfredo RUBINO <i>Professore Ordinario (L. 240/10)</i>	INF/01	
21	065052	2025	282504414	<b>FONDAMENTI DI INFORMATICA</b> <i>semestrale</i>	ING-INF/05	Francesco COLACE <i>Professore Ordinario (L. 240/10)</i>	INF/01	<a href="#">90</a>
22	065052	2025	282504417	<b>INTRODUZIONE AL MACHINE LEARNING</b> <i>semestrale</i>	Non e' stato indicato il settore dell'attivit� formativa	Stefania TOMASIELLO <i>Professore Associato (L. 240/10)</i>	INF/01	<a href="#">30</a>
23	065052	2023	282500566	<b>LABORATORIO DI ELETTRONICA</b> <i>semestrale</i>	ING-INF/01	Heinrich Christoph NEITZERT <i>Professore Associato confermato</i>	ING- INF/01	<a href="#">60</a>
24	065052	2025	282504420	<b>MATEMATICA I</b> <i>semestrale</i>	MAT/05	Abdelaziz RHANDI <i>Professore Ordinario</i>	MAT/05	<a href="#">90</a>
25	065052	2025	282504421	<b>MATEMATICA II</b> <i>semestrale</i>	MAT/05	Anna CANALE <i>Professore Associato confermato</i>	MAT/05	<a href="#">60</a>
26	065052	2025	282504421	<b>MATEMATICA II</b> <i>semestrale</i>	MAT/05	Fabrizio PUGLIESE <i>Ricercatore confermato</i>	MAT/03	<a href="#">30</a>
27	065052	2024	282502217	<b>MATEMATICA III</b> <i>semestrale</i>	MAT/05	Cristian TACELLI <i>Professore Associato (L. 240/10)</i>	MAT/05	<a href="#">60</a>
28	065052	2023	282500567	<b>MICROONDE</b> <i>semestrale</i>	ING-INF/02	<b>Docente di riferimento</b> Flaminio FERRARA <i>Professore Associato (L. 240/10)</i>	ING- INF/02	<a href="#">60</a>
29	065052	2023	282500568	<b>MISURE ELETTRONICHE</b> <i>semestrale</i>	ING-INF/07	<b>Docente di riferimento</b> Consolatina LIGUORI <i>Professore Ordinario</i>	ING- INF/07	<a href="#">30</a>
30	065052	2023	282500568	<b>MISURE ELETTRONICHE</b> <i>semestrale</i>	ING-INF/07	<b>Docente di riferimento</b> Antonio PIETROSANTO <i>Professore Ordinario</i>	ING- INF/07	<a href="#">90</a>
31	065052	2023	282500569	<b>MISURE PER L'AUTOMAZIONE</b>	ING-INF/07	<b>Docente di riferimento</b>	ING- INF/07	<a href="#">40</a>

semestrale

Antonio  
PIETROSANTO  
Professore  
Ordinario

32	065052	2023	282500569	<b>MISURE PER L'AUTOMAZIONE</b> semestrale	ING-INF/07	Vincenzo PACIELLO Professore Associato (L. 240/10)	ING- INF/07	<a href="#">20</a>
----	--------	------	-----------	---	------------	--	----------------	--------------------

ore totali 1770

#### Navigatore Repliche

	Tipo	Cod. Sede	Descrizione Sede Replica
--	------	-----------	--------------------------

PRINCIPALE

Offerta didattica programmata

Attività di base	settore	CFU Ins	CFU Off	CFU Rad
Matematica, informatica e statistica	INF/01 Informatica	39	39	30 - 42
	↳ <i>CALCOLATORI ELETTRONICI (3 anno) - 6 CFU - semestrale - obbl</i>			
	ING-INF/05 Sistemi di elaborazione delle informazioni			
	↳ <i>FONDAMENTI DI INFORMATICA (1 anno) - 9 CFU - semestrale - obbl</i>			
	MAT/05 Analisi matematica			
	↳ <i>MATEMATICA I (1 anno) - 9 CFU - semestrale - obbl</i>			
↳ <i>MATEMATICA II (1 anno) - 9 CFU - semestrale - obbl</i>				
↳ <i>MATEMATICA III (2 anno) - 6 CFU - semestrale - obbl</i>				
Fisica e chimica	FIS/01 Fisica sperimentale	12	12	9 - 18
	↳ <i>FISICA I (1 anno) - 6 CFU - semestrale - obbl</i>			
	↳ <i>FISICA II (1 anno) - 6 CFU - semestrale - obbl</i>			
<b>Minimo di crediti riservati dall'ateneo: 39 (minimo da D.M. 36)</b>				
<b>Totale attività di Base</b>			51	39 - 60

Attività caratterizzanti	settore	CFU Ins	CFU Off	CFU Rad
Ingegneria elettronica	ING-INF/01 Elettronica	33	33	30 - 50
	↳ <i>FONDAMENTI DI ELETTRONICA (2 anno) - 12 CFU - semestrale - obbl</i>			
	↳ <i>ELETTRONICA ANALOGICA (3 anno) - 9 CFU - semestrale - obbl</i>			

	<p>ING-INF/07 Misure elettriche e elettroniche</p> <p>↳ MISURE ELETTRONICHE (3 anno) - 12 CFU - semestrale - obbl</p>			
Ingegneria delle telecomunicazioni	<p>ING-INF/02 Campi elettromagnetici</p> <p>↳ CAMPI ELETTRONICI I (2 anno) - 6 CFU - semestrale - obbl</p> <p>↳ FONDAMENTI DI ANALISI DEI SEGNALI (2 anno) - 6 CFU - semestrale - obbl</p> <p>↳ CAMPI ELETTRONICI II (3 anno) - 6 CFU - semestrale - obbl</p> <p>↳ MICROONDE (3 anno) - 6 CFU - semestrale - obbl</p> <p>ING-INF/03 Telecomunicazioni</p> <p>↳ COMUNICAZIONI ELETTRONICHE (3 anno) - 6 CFU - semestrale - obbl</p>	30	30	18 - 36
Ingegneria della sicurezza e protezione dell'informazione	<p>ING-INF/01 Elettronica</p> <p>↳ ELETTRONICA DIGITALE (2 anno) - 9 CFU - semestrale - obbl</p> <p>ING-INF/04 Automatica</p> <p>↳ FONDAMENTI DI AUTOMATICA (2 anno) - 6 CFU - semestrale - obbl</p> <p>ING-INF/07 Misure elettriche e elettroniche</p> <p>↳ FONDAMENTI DI ANALISI DEI SEGNALI (2 anno) - 3 CFU - semestrale - obbl</p>	18	18	12 - 24
<b>Minimo di crediti riservati dall'ateneo: 75 (minimo da D.M. 45)</b>				
<b>Totale attività caratterizzanti</b>			81	75 - 110

Attività affini	settore	CFU Ins	CFU Off	CFU Rad
Attività formative affini o integrative	<p>ING-IND/31 Elettrotecnica</p> <p>↳ ELETTRONICA (1 anno) - 9 CFU - semestrale - obbl</p>	18	18	18 - 30 min 18

↳ CIRCUITI, MACCHINE E IMPIANTI ELETTRICI (2 anno) - 3 CFU - semestrale - obbl			
ING-IND/33 Sistemi elettrici per l'energia			
↳ CIRCUITI, MACCHINE E IMPIANTI ELETTRICI (2 anno) - 6 CFU - semestrale - obbl			
<b>Totale attività Affini</b>		18	18 - 30

Altre attività		CFU	CFU Rad
A scelta dello studente		12	12 - 18
Per la prova finale e la lingua straniera (art. 10, comma 5, lettera c)	Per la prova finale	3	3 - 6
	Per la conoscenza di almeno una lingua straniera	3	3 - 6
Minimo di crediti riservati dall'ateneo alle Attività art. 10, comma 5 lett. c		-	
Ulteriori attività formative (art. 10, comma 5, lettera d)	Ulteriori conoscenze linguistiche	0	0 - 0
	Abilità informatiche e telematiche	3	0 - 3
	Tirocini formativi e di orientamento	9	0 - 15
	Altre conoscenze utili per l'inserimento nel mondo del lavoro	0	0 - 1
Minimo di crediti riservati dall'ateneo alle Attività art. 10, comma 5 lett. d		1	
Per stages e tirocini presso imprese, enti pubblici o privati, ordini professionali		0	0 - 0
<b>Totale Altre Attività</b>		30	19 - 49

<b>CFU totali per il conseguimento del titolo</b>	<b>180</b>	
<b>CFU totali inseriti</b>	180	151 - 249

Navigatore Repliche		
Tipo	Cod. Sede	Descrizione Sede Replica
PRINCIPALE		



## Raggruppamento settori

per modificare il raggruppamento dei settori



## Attività di base R<sup>a</sup>D

ambito disciplinare	settore	CFU		minimo da D.M. per l'ambito
		min	max	
Matematica, informatica e statistica	INF/01 Informatica			
	ING-INF/05 Sistemi di elaborazione delle informazioni			
	MAT/02 Algebra			
	MAT/03 Geometria			
	MAT/05 Analisi matematica			
	MAT/06 Probabilità e statistica matematica	30	42	-
	MAT/07 Fisica matematica			
	MAT/08 Analisi numerica			
	MAT/09 Ricerca operativa			
Fisica e chimica	CHIM/07 Fondamenti chimici delle tecnologie			
	FIS/01 Fisica sperimentale			
	FIS/03 Fisica della materia	9	18	-
<b>Minimo di crediti riservati dall'ateneo minimo da D.M. 36:</b>		39		
<b>Totale Attività di Base</b>		39 - 60		



## Attività caratterizzanti R<sup>a</sup>D

ambito disciplinare	settore	CFU		minimo da D.M. per l'ambito
		min	max	
Ingegneria elettronica	ING-INF/01 Elettronica ING-INF/07 Misure elettriche e elettroniche	30	50	-
Ingegneria delle telecomunicazioni	ING-INF/02 Campi elettromagnetici ING-INF/03 Telecomunicazioni	18	36	-
Ingegneria della sicurezza e protezione dell'informazione	ING-INF/01 Elettronica ING-INF/04 Automatica ING-INF/07 Misure elettriche e elettroniche	12	24	-
<b>Minimo di crediti riservati dall'ateneo minimo da D.M. 45:</b>		75		
<b>Totale Attività Caratterizzanti</b>			75 - 110	

▶ **Attività affini**  
R&D

ambito disciplinare	CFU		minimo da D.M. per l'ambito
	min	max	
Attività formative affini o integrative	18	30	18
<b>Totale Attività Affini</b>			18 - 30



## Altre attività R<sup>a</sup>D

ambito disciplinare		CFU min	CFU max
A scelta dello studente		12	18
Per la prova finale e la lingua straniera (art. 10, comma 5, lettera c)	Per la prova finale	3	6
	Per la conoscenza di almeno una lingua straniera	3	6
Minimo di crediti riservati dall'ateneo alle Attività art. 10, comma 5 lett. c		-	
Ulteriori attività formative (art. 10, comma 5, lettera d)	Ulteriori conoscenze linguistiche	0	0
	Abilità informatiche e telematiche	0	3
	Tirocini formativi e di orientamento	0	15
	Altre conoscenze utili per l'inserimento nel mondo del lavoro	0	1
Minimo di crediti riservati dall'ateneo alle Attività art. 10, comma 5 lett. d		1	
Per stages e tirocini presso imprese, enti pubblici o privati, ordini professionali		0	0
<b>Totale Altre Attività</b>		<b>19 - 49</b>	



## Riepilogo CFU R<sup>a</sup>D

<b>CFU totali per il conseguimento del titolo</b>	<b>180</b>
Range CFU totali del corso	151 - 249



## Comunicazioni dell'ateneo al CUN R<sup>a</sup>D



## Motivi dell'istituzione di più corsi nella classe

R<sup>AD</sup>

L'offerta didattica al primo livello della Facoltà di Ingegneria dell'Università di Salerno vede da tre anni la presenza di due corsi di studio nella classe delle lauree di Ingegneria dell'Informazione. Infatti, dall'anno accademico 2005/06 il corso di laurea in Ingegneria Informatica si è aggiunto a quello di Ingegneria Elettronica arricchendo l'offerta didattica e riscontrando un immediato interesse da parte del territorio: sin dalla sua prima attivazione il numero di allievi immatricolati si è attestato intorno ai 150-170 allievi mentre gli immatricolati al corso di laurea in Ingegneria Elettronica si è stabilizzato intorno alle 80-100 unità.

I due corsi di studio sono progettati in modo da differenziarsi a metà del secondo anno garantendo circa 75 CFU di materie di base e caratterizzanti in comune che costituiscono la base di conoscenze imprescindibili per un ingegnere del settore dell'informazione, con particolare riferimento ad attività formative relative alla Matematica, Fisica, Statistica, ai fondamenti di Informatica, di Automatica e Analisi dei Segnali. Per la parte restante i due corsi di studio si differenziano rispetto ad ognuno dei curricula in cui essi sono articolati per oltre 90 CFU e quindi ben oltre i 40 CFU minimi previsti dal DM del 16/3/2007 art. 1 comma 2. Tale differenziazione è finalizzata a rendere le attività formative coerenti con gli obiettivi di apprendimento ed in linea con i profili formativi definiti tenendo in debita considerazione le esigenze del mercato del lavoro. Si tenga presente che i progetti culturali alla base dei due corsi di studio sono stati articolati in seno al Comitato di Indirizzo tenendo in ampia considerazione i pareri e le indicazioni provenienti da parte delle aziende ed enti del territorio. In particolare, il profilo del laureato in Ingegneria Elettronica dell'Università di Salerno prevede che egli sia in grado di gestire, mantenere e dimensionare, in termini di requisiti e prestazioni, sistemi hardware di media complessità dedicati a specifiche applicazioni nel campo dell'Ingegneria dell'Informazione. Per ottenere tale risultato il percorso di studi è strutturato in modo da privilegiare lo studio nei settori dell'Elettronica, delle Misure e dei Campi Elettromagnetici.

Diversamente, il profilo del laureato in Ingegneria Informatica prevede che egli sia in grado di progettare e realizzare software applicativo e di sistema, progettare e configurare reti locali e telematiche di medie dimensioni, programmare sistemi di calcolo complessi, sviluppare applicazioni informatiche tradizionali e basate sul Web di medie dimensioni, progettare e configurare semplici sistemi di automazione. A tal fine il corso di studi è organizzato in modo da privilegiare lo studio nei settori, dell'Automatica, dell'Informatica e delle Telecomunicazioni.

Peraltro è opportuno rimarcare anche come la diversità culturale di questi corsi di laurea è implicitamente riconosciuta dalla normativa di attuazione del D.M.270/04 dall'esistenza nella individuazione delle materie caratterizzanti la classe di laurea L8 di ambiti disciplinari differenti per l'ingegneria elettronica e l'ingegneria informatica, per i quali non compaiono settori scientifico disciplinari comuni.

Le specificità culturali dei diversi corsi di laurea in Ingegneria dell'Informazione precedentemente illustrate e la consolidata esperienza didattica sono alla base della proposta di attivazione da parte della Facoltà di Ingegneria dell'Università di Salerno di un corso di Laurea in Ingegneria Elettronica e di un corso di Laurea in Ingegneria Informatica.

I Corsi di Laurea in Ingegneria Informatica e in Ingegneria Elettronica sono articolati in modo da avere una 'base comune' di Insegnamenti di Base e Caratterizzanti per un totale di 90 CFU, che saranno previsti, in entrambi i Manifesti degli Studi, nell'ambito del I° Anno e del primo semestre del II° Anno; pertanto, ai sensi dei D.M. 270/04 e D.M. n.544 31/10/2007 sono da considerarsi Corsi 'Affini' nell'ambito della stessa classe delle Lauree L-8, Ingegneria dell'Informazione.



## Note relative alle attività di base

R<sup>AD</sup>



Note relative alle attività caratterizzanti  
R&D



Note relative alle altre attività  
R&D